

<<超大规模集成电路布图理论及算法>>

图书基本信息

书名：<<超大规模集成电路布图理论及算法>>

13位ISBN编号：9787030065728

10位ISBN编号：7030065727

出版时间：1998-10-01

出版时间：科学出版社

作者：洪先龙

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<超大规模集成电路布图理论及算法>>

### 内容概要

本书根据集成电路芯片版图设计的流程，介绍了自动设计中各个阶段的布图算法，包括布图规划和布局算法、总体布线算法、区域布线算法、通道布线算法以及走线道分配、通孔最少化等其它布图算法

本书覆盖面广，内容由浅入深，并适应了当前集成电路向细线条、大规模和高性能发展的要求，既可作为大专院校计算机系和电子工程系从事VLSI设计和VLSI CAD的研究生的教材或教学参考书，也可作为从事VLSI CA

书籍目录

《微电子学丛书》序

前言

第一章超大规模集成电路布图问题、布图方法及版图设计自动化

1.1VLSI设计流程

1.2布图设计过程

1.3芯片费用和电性能的估计

1.4布图模式

1.4.1全定制设计模式

1.4.2标准单元设计模式

1.4.3门阵列设计模式

1.4.4门海设计模式

1.4.5现场可编程门阵列

1.4.6不同设计方法的比较

1.5系统封装的物理设计

1.5.1

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>