

<<VHDL应用与开发实践>>

图书基本信息

书名：<<VHDL应用与开发实践>>

13位ISBN编号：9787030114259

10位ISBN编号：7030114256

出版时间：2003-5

出版时间：科学出版社

作者：甘历

页数：311

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<VHDL应用与开发实践>>

内容概要

VHDL是一种标准的硬件电路设计语言，目前成为广大电路设计人员设计数字系统首选的开发工具。本书基于VHDL硬件电路语言的编程与实际应用技巧，以ALTERA公司的系列芯片和相应的开发软件MAX+plusII为目标载体进行阐述。

在内容的编排上，力求避免繁琐且不常用的语法和概念，取而代之的是大量新颖而详尽的设计实例，并通过这些实例着力介绍VHDL硬件电路语言在微机、通信、编码、存储器以及电子电路等方面的具体设计应用，具有实际的指导意义。

本书结构清晰，理论与实践并重，既可作为大专院校相关专业的教材，也可作为电子电路设计人员的自学参考书。

<<VHDL应用与开发实践>>

书籍目录

第一章 VHDL语言简介第二章 MAX+plusII编程环境第三章 VHDL语言中的状态机应用第四章 VHDL语言中的多进程使用第五章 VHDL语言中的构造体的描述方式第六章 VHDL语言实现简单的CPU第七章 VHDL语言在通信中的应用第八章 VHDL语言的综合应用第九章 VHDL语言在编码中的应用第十章 VHDL语言中的存储器设计第十一章 在MAX+plus II语言的常见问题附录A VHDL语言的保留字附录B VHDL语言文法一览表附录C 属性说明附录D VHDL标准包集合文件主要参考文献

<<VHDL应用与开发实践>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>