第一图书网, tushu007.com

<<基于Verilog语言的实用FPGA>>

图书基本信息

书名：<<基于Verilog语言的实用FPGA设计>>

13位ISBN编号：9787030128362

10位ISBN编号：7030128362

出版时间：2004-1

出版时间：科学出版社

作者：科夫曼

页数：269

译者：沈树群

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书中，K.科夫曼结合其工作实践，讲解了利用Verilog进行FPGA设计的方法和技巧。
内容涉及Verilog语言设计实践、数学设计的策略与技巧、数字电路工具箱、Verilog测试、面向ASIC转化的设计等9章。
学习本书有助于读者快速提高用Verilog进行FPGA设计的水平。

本书可供从事计算机设计等方面的工作者，以及高等院校相关专业师生阅读、参考。

书籍目录

第一章 Verilog语言设计实践
1.1 小型过热探测器
1.2 可综合的Verilog要素
1.3 Verilog的层次
1.4 内建逻辑原语
1.5 锁存器和触发器

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com