

<<微型计算机原理与接口技术>>

图书基本信息

书名：<<微型计算机原理与接口技术>>

13位ISBN编号：9787030129338

10位ISBN编号：7030129334

出版时间：2004-3

出版时间：科学出版社

作者：谢川 编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<微型计算机原理与接口技术>>

### 内容概要

本书以主流的IBM PC系列及其兼容微型计算机为例，全面深入地介绍了微型计算机的组成原理及其接口技术。

其内容包括接口的基础知识、微处理器的基本结构、I/O端口地址译码技术、半导体存储器、系统总线与接口标准、中断系统、定时/计数器、并行与串行接口、外围设备及接口、模/数转换器接口、DMA技术以及各种系统软接口等。

本书内容上注重理论联系实际，一切从应用出发，由浅入深、概念明确、条理清楚，同时力求将最新技术和资料呈现给读者，以满足读者跟上快速发展的微型计算机技术的需要。

本教材适用面广，主要用来作为高等职业教育计算机或相关专业教材，也可作为各类专业培训或从事计算机应用与开发的工程技术人员的自学参考用书。

## &lt;&lt;微型计算机原理与接口技术&gt;&gt;

## 书籍目录

第1章 绪论 1.1 微型计算机系统组成概述 1.2 微型计算机接口概述 习题第2章 微处理器 2.1 微处理器的基本结构 2.2 Pentium微处理器 习题第3章 接口与I/O端口 3.1 接口 3.2 I/O端口及其编址方式 3.3 I/O端口地址译码 3.4 微处理器与外部设备之间的数据传输方式 习题第4章 半导体存储器及其接口 4.1 半导体存储器概述 4.2 RAM 4.3 ROM 4.4 高速缓冲存储器 4.5 半导体存储器与微处理器的连接 4.6 微型计算机内存的分配和使用 习题第5章 系统总线与接口标准 5.1 系统总线与接口标准概述 5.2 ISA总线标准 5.3 EISA总线标准 5.4 Micro-Channel总线标准 5.5 PCI总线标准 5.6 AGP图形加速端口 5.7 SCSI接口标准 5.8 IDE和EIDE接口标准 5.9 USB接口标准 5.10 IEEE 1394高性能串行总线标准 习题第6章 中断系统 6.1 中断的基本概念 6.2 微型计算机的中断系统 6.3 可编程中断控制器8259A 6.4 8259A芯片在微型计算机中的应用 习题第7章 定时/计数器 7.1 定时/计数器概述 7.2 可编程定时/计数器8253/8254 7.3 8253/8254在微型计算机中的应用 7.4 时钟电路MCI146818及其应用 习题第8章 并行接口 8.1 并行接口技术概述 8.2 可编程并行接口8255A 8.3 8255A芯片在微型计算机中的应用 习题第9章 串行接口 9.1 串行通信的基本概念 9.2 串行接口标准 9.3 可编程串行接口8251A 9.4 串行接口设计实例 习题第10章 外围设备及接口 10.1 键盘及其接口 10.2 打印机及其接口 10.3 显示器及其接口 习题第11章 模/数转换器接口 11.1 A/D转换器接口概述 11.2 D/A转换器概述 11.3 D/A转换器接口电路设计 11.4 A/D转换器的基本原理 11.5 A/D转换器接口电路设计 11.6 微型计算机系统的A/D转换通道 习题第12章 DMA技术 12.1 DMA技术概述 12.2 DMA控制器 12.3 8237A芯片在微型计算机中的应用 习题第13章 微型计算机系统的软接口 13.1 系统BIOS和DOS功能基础 13.2 BIOS设置程序 13.3 DOS和BIOS功能的调用 13.4 对外围设备的控制 习题主要参考文献

<<微型计算机原理与接口技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>