

<<数字逻辑电路>>

图书基本信息

书名：<<数字逻辑电路>>

13位ISBN编号：9787030146229

10位ISBN编号：7030146220

出版时间：2005-1

出版时间：科学出版社

作者：魏达

页数：337

字数：425000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑电路>>

内容概要

本书重点介绍了数字逻辑电路和数字系统的基础理论和方法，系统地阐述了以下内容：数制与编码、逻辑代数基础、逻辑门电路、组合逻辑电路的分析与设计、时序逻辑电路的分析与设计、半导体存储器和可编程逻辑器件、数字系统的分析与设计以及硬件描述语言。

本书可作为计算机、电子、通信及自动化等专业的本科生教材，也可供相关领域的工程技术人员参考。

<<数字逻辑电路>>

书籍目录

第一章 数制与编码 1.1 计数体制 1.2 带符号数的代码表示 1.3 数的定点表示与浮点表示 1.4 数码与字符的代码表示 习题一第二章 逻辑代数基础 2.1 逻辑代数的基本概念 2.2 逻辑代数的公理、定理及规则 2.3 逻辑函数的表示方法 2.4 逻辑函数的化简 习题二第三章 逻辑门电路 3.1 概述 3.2 半导体管的开关特性 3.3 分离元件逻辑门电路 3.4 TTL门电路 3.5 其他类型的TTL门电路 3.6 CMOS门电路 3.7 数字集成电路的正确使用 习题三第四章 组合逻辑电路 4.1 组合逻辑电路的特点 4.2 组合逻辑电路的分析与设计 4.3 编码器 4.4 译码器 4.5 数据分配器与数据选择器 4.6 加法器 4.7 数值比较器 4.8 奇偶校验器 4.9 利用中规模集成电路进行组合电路设计 4.10 组合逻辑电路的竞争与冒险 习题四第五章 集成触发器 5.1 基本R-S触发器 5.2 电平触发方式的触发器 5.3 主从触发式触发器 5.4 边沿触发式触发器 5.5 触发器逻辑功能的转换 习题五第六章 同步时序逻辑电路 6.1 时序逻辑电路的特点和描述方法 6.2 同步时序逻辑电路的分析 6.3 寄存器 6.4 计数器 6.5 同步时序逻辑电路的设计 习题六第七章 异步时序逻辑电路 7.1 脉冲型异步时序逻辑电路的分析 7.2 脉冲型异步时序逻辑电路的设计 7.3 电平型异步时序电路的分析 7.4 电平型异步时序电路的设计 7.5 异步时序电路中的冒险 习题七第八章 半导体存储器和可编程逻辑器件 8.1 半导体存储器概述 8.2 随机存取存储器 8.3 只读存储器 8.4 可编程逻辑阵列(PLA) 8.5 通用阵列逻辑(GAL) 习题八第九章 数字系统及其设计 9.1 数字系统概述 9.2 数字系统的描述及设计 9.3 算法状态机图 9.4 寄存器传送语言 习题九第十章 VHDL语言简介 10.1 概述 10.2 数据类型及数据对象 10.3 运算符、语句和函数 10.4 VHDL程序构成 10.5 VHDL描述及设计举例 习题十参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>