

<<计算机硬件技术基础实验教程>>

图书基本信息

书名：<<计算机硬件技术基础实验教程>>

13位ISBN编号：9787040079234

10位ISBN编号：7040079232

出版时间：2000-8

出版时间：高等教育出版社

作者：邹逢兴 编

页数：346

字数：535000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机硬件技术基础实验教程>>

内容概要

本书作为开展计算机硬件技术基础类课程的实践性教学环节的教程，由教育部高等学校工科计算机基础课程教学指导委员会组织编写，是教育部工科计算机基础课程系列教材之一。

全书包括微机部件、微机原理、微机接口、微机应用四部分实验内容，共近百个不同类型、不同难度的典型实验。

全书实验体现了素质教育和实践性教学改革的思想，除少数以验证性为主外，基本上都是设计性、研究探索性或综合应用性实验。

每个实验的指南均着力提示原理，启发思路，引导设计，而不直接给出实验电路和实验程序，在培养高素质、创新型人才方面，作了有益尝试。

全书思维新、内容新、结构新、模式新，所编实验不仅具有教学上的典型性、代表性，而且具有技术上的实用性。

本书可作为高等学校工科学生有关课程实验和课程设计的教程，还可作为大学生开展课外电子设计活动、学位论文研究和工程技术人员从事微机应用开发工作的实用参考书。

在本实验教程编写、出版的同时，专门设计、开发了与之配套的微机硬件实验平台，可供各校使用。

有需求者可与北京地杰凌云科技发展有限公司联系（联系人：王先生；联系电话：010—62974534）。

<<计算机硬件技术基础实验教程>>

书籍目录

绪论	0.1 实验教学在计算机硬件技术基础教学中的地位和作用	0.2 本实验教程的内涵与编写指导思想
思想	0.3 实验总的目的和要求	0.4 如何做好本课程实验
		0.4.1 重视实验方案设计
		0.4.2 认真作好实验准备
		0.4.3 仔细观测实验现象, 如实记录实验数据
		0.4.4 分析故障原因, 精心排除故障
		0.4.5 按规范撰写实验报告
0.5	开设本课程实验所需的实验条件	0.6 微机硬件实验平台简介
0.6.1	CHI-A型微机硬件接口实验系统	0.6.2 DLE- 型微机硬件实验平台
0.7	示波器和逻辑分析仪简介	0.7.1 CA8022/CAj3042双踪示波器
		0.7.2 逻辑分析仪第一篇 微机部件实验
第一章	计算机基本运控部件设计及功能验证实验	1.1 串行算术逻辑部件实验
		1.2 多级分组超前进位加法器实验
		1.3 多位数码比较器实验
		1.4 带状态寄存器的并行算术逻辑部件实验
		1.5 阵列乘法器实验
		1.6 溢出判别电路
		1.7 不恢复余数法阵列除法器实验
第二章	微机应用系统中常用逻辑部件设计及功能验证实验	2.1 分时多路复用传输系统实验
		2.2 线性反馈移位寄存器
		2.3 可控优先级排队逻辑电路实验
		2.4 单脉冲/序列脉冲/节拍脉冲发生器实验
		2.5 地址译码器实验
第二篇	微机原理实验	第三章 80X86指令系统应用与汇编语言程序设计
3.1	上机编程操作指南	3.1.1 汇编语言程序的建立和执行
		3.1.2 编辑程序SK
		3.1.3 汇编程序MASM
		3.1.4 连接程序LINK
		3.1.5 调试程序DEBUG
		3.2 指令系统练习与应用实验
		3.2.1 数据传送指令练习与应用实验
		3.2.2 算术运算指令练习与应用实验
		3.2.3 串操作指令练习与应用实验
		3.2.4 程序控制指令练习与应用实验
		3.2.5 指令系统应用练习实验
		3.3 算术逻辑运算类程序设计实验
		3.3.1 BCD码加减运算程序设计
		3.3.2 BCD码乘除运算程序设计
		3.3.3 逻辑运算程序设计实验
		3.4 码制变换类程序设计实验
		3.4.1 十进制数和二进制数相互转换的程序设计
		3.4.2 十进制数和十六进制数相互转换的程序设计
		3.5 排序、搜索与分类程序设计实验
		3.5.1 排序程序设计
		3.5.2 查表检索程序设计
		3.6 字符/字符串匹配程序设计实验
		3.6.1 字符匹配程序设计
		3.6.2 密码程序设计
		3.6.3 字符和数字的显示程序
		3.7 BOS/IOS系统功能调用类程序设计实验
		3.7.1 多字符图形显示程序
		3.7.2 屏幕窗口程序
		3.8 文件读写程序设计实验
		3.8.1 写文件程序设计
		3.8.2 读磁盘文件程序设计
		3.8.3 模拟COPY功能的程序设计
第四章	存储器与I/O口扩展实验	4.1 存储器扩展实验
		4.2 多体存储器设计实验
		4.3 I/O口地址扩展实验
第五章	中断与DMA机理实验	5.1 建立中断入口地址的方法
		5.2 中断原理认知实验
		5.3 利用系统空闲DMA通道进行DMA传输实验
		5.4 多请求源共享DMA通道进行DMA传输实验
第三篇	微机接口实验	第四篇 微机应用实验附录

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>