

<<数字逻辑>>

图书基本信息

书名：<<数字逻辑>>

13位ISBN编号：9787040079289

10位ISBN编号：7040079283

出版时间：2000-7

出版时间：高等教育

作者：毛法尧 编

页数：347

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑>>

内容概要

《数字逻辑》是教育部“高等教育面向21世纪教学内容和课程体系改革”的研究成果，被列入教育部面向21世纪课程教材和“九五”重点教材。

《数字逻辑》系统地阐述了以下内容：数制和编码，逻辑代数基础，组合逻辑电路和时序逻辑电路的分析与设计，数字系统设计，计算机辅助逻辑设计，逻辑模拟和测试，以及逻辑器件。

《数字逻辑》着重介绍数字系统逻辑设计的基本理论和方法，突出基本分析方法和设计方法。

《数字逻辑》可作为计算机类、电子类、自动化类有关专业的教材，也可作为有关专业工程技术人员参考书。

<<数字逻辑>>

书籍目录

第一章 数制与编码 1.1 进位计数制 1.1.1 十进制数的表示 1.1.2 二进制数的表示 1.1.3 其他进制数的表示 1.2 数制转换 1.2.1 二进制数与十进制数的转换 1.2.2 八进制数、十六进制数与二进制数的转换 1.3 带符号数的代码表示 1.3.1 真值与机器数 1.3.2 原码 1.3.3 反码 1.3.4 补码 1.3.5 机器数的加、减运算 1.3.6 十进制数的补数 1.4 数的定点表示和浮点表示 1.4.1 数的定点表示 1.4.2 数的浮点表示 1.5 数码和字符的代码表示 1.5.1 十进制数的二进制编码 1.5.2 可靠性编码 1.5.3 字符代码 习题一 第二章 逻辑代数基础 2.1 逻辑代数的基本概念 2.1.1 逻辑变量 2.1.2 逻辑运算 2.1.3 逻辑函数 2.2 逻辑代数的公理、定理及规则 2.2.1 逻辑代数的公理和基本定理 2.2.2 逻辑代数的重要规则 2.3 逻辑函数表达式的形式与转换 2.3.1 逻辑函数的表示法 2.3.2 逻辑函数表达式的基本形式 2.3.3 逻辑函数表达式的标准形式 2.3.4 逻辑函数表达式的转换 2.4 逻辑函数的化简 2.4.1 代数化简法 2.4.2 卡诺图化简法 2.4.3 逻辑函数化简中有关问题的考虑 习题二 第三章 组合逻辑电路 3.1 逻辑门电路 3.1.1 简单逻辑门电路 3.1.2 复合逻辑门电路 3.2 逻辑函数的实现 3.2.1 用“与非”门实现逻辑函数 3.2.2 用“或非”门实现逻辑函数 3.2.3 用“与或非”门实现逻辑函数 3.2.4 用“异或”门实现逻辑函数 3.3 组合逻辑电路的分析 3.4 组合逻辑电路的设计 3.4.1 单输出组合逻辑电路的设计 3.4.2 多输出组合逻辑电路的设计 3.5 组合逻辑电路的竞争与冒险 3.5.1 竞争与冒险的产生 3.5.2 判别冒险 3.5.3 消除冒险 习题三 第四章 同步时序逻辑电路 4.1 同步时序逻辑电路模型 4.1.1 同步时序逻辑电路的结构 4.1.2 同步时序逻辑电路的描述 4.2 触发器 第五章 异步时序逻辑电路 第六章 采用中、大规模集成电路的逻辑设计 第七章 数字系统设计 第八章 自动逻辑综合 第九章 逻辑模拟与测试 第十章 逻辑器件参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>