

## <<汇编语言程序设计>>

### 图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787040129267

10位ISBN编号：7040129264

出版时间：2003-9

出版时间：蓝色畅想

作者：王成端

页数：245

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 前言

汇编语言程序设计是计算机及相关专业的一门重要的专业基础课，是操作系统、计算机接口技术等课程的先修课。

在众多的程序设计语言中，汇编语言是面向机器的低级语言。

由于汇编语言可以直接对硬件资源进行编程，因而汇编语言程序具有更高的执行效率。

与高级语言相比，它更适合于对执行速度和代码长度要求较高的场合。

可见，汇编语言一方面可以帮助学生理解计算机工作原理，为后续课程打好基础，同时也可以用于实时控制及与硬件资源紧密结合的其他领域。

本书以8086 / 8088系列微机为主要背景机，以8086 / 8088CPU为基础，由浅入深地介绍了汇编语言程序设计相关知识。

同时，考虑到计算机本身的发展，书中最后一章专门介绍了80x86和PentiumCPU的新增指令，使学生了解最新的汇编语言知识。

全书共分9章。

第1章讲述汇编语言有关基础知识，包括数据表示与运算、8086 / 8088CPU的结构及基本概念；第2章讲述8086 / 8088CPU的寻址方式和指令系统；第3章讲述汇编语言的伪指令和汇编语言程序格式，包括MASM汇编程序和：DEBUG调试程序的使用；第4章讲述基本程序设计，包括顺序程序设计、分支程序设计、循环程序设计和子程序设计；第5章讲述算术与非数值程序设计，包括算术运算和数据处理程序设计；第6章讲述输入 / 输出程序设计；第7章讲述DOS与BIOS中断及程序设计；第8章讲述模块化的程序设计，包括汇编语言与高级语言的接口设计；第9章讲述80x86 / Pentium汇编语言介绍，包括CPU结构和新增指令。

全书根据高等教育应用型人才的教學要求与培养目标编写而成。

在内容的组织上，本着由浅入深、循序渐进的原则，注重基本知识和基本概念的介绍，结合实例重点介绍实用性较强的内容，对应用较少、难度过大的内容则少量介绍或不予介绍。

全书注重层次，每一章的开头首先介绍本章主要内容，每一章的最后给出本章小结，并安排了丰富的练习题。

本书突出应用性，书中精选了一些实际应用例题，并介绍了汇编语言与高级语言混合编程的方法，目的是使学生学完本课程后能够用汇编语言解决一些实际问题。

本书的另一个特色是理论教学与实践教学紧密结合，从第3章开始，每章都安排实训内容。

理论部分主要讲述有关概念和程序设计方法，实训部分则给出这些基本知识的应用范例，由此做到理论教学与实践教学的同步融合，达到学以致用。

## <<汇编语言程序设计>>

### 内容概要

《汇编语言程序设计》以8086 / 8088系列微机为主要背景机，以8086 / 8088CPU为基础，由浅入深地介绍了汇编语言程序设计相关知识。

全书共9章，主要内容包括基础知识、8088 / 8086的寻址方式和指令系统、汇编语言、基本程序设计、算术与非数值程序设计、输入 / 输出程序设计、DOS与BIOS中断及程序设计、模块化程序设计和80x86 / Pentium汇编语言介绍等。

《汇编语言程序设计》内容充实、重点突出，部分章节附有一定数量的实训项目，不同专业可根据需要选用。

《汇编语言程序设计》适合作为高等学校应用型本科、成人及高职高专计算机、自动化、机电类等专业的教材，也可作为工程技术人员参考用书。

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 书籍目录

第1章 基础知识 1.1 数据表示与运算 1.1.1 进位计数制与不同基数制之间的转换 1.1.2 二进制数和十六进制数运算 1.1.3 数据表示 1.1.4 定点数与浮点数 1.2 8086 / 8088系统结构 1.2.1 8086 / 8088CPU的内部结构 1.2.2 8086CPU寄存器组织 1.2.3 8086CPU引脚功能 1.3 计算机语言基本概念 1.3.1 机器语言 1.3.2 汇编语言 1.3.3 高级语言 1.3.4 汇编语言与高级语言的比较 本章小结习题一

第2章 8086 / 8088的寻址方式和指令系统 2.1 寻址方式 2.1.1 操作数类型 2.1.2 寻址方式 2.2 指令系统 2.2.1 数据传送指令 2.2.2 算术运算指令 2.2.3 逻辑运算指令 2.2.4 移位指令 2.2.5 转移指令 2.2.6 字符串操作指令 2.2.7 处理器控制指令 2.2.8 输入 / 输出指令 2.2.9 中断指令 本章小结习题二

第3章 汇编语言 3.1 汇编语言语句 3.1.1 语句的类别与结构 3.1.2 指令语句的操作数 3.1.3 指令语句中的运算符和操作符 3.2 伪指令 3.2.1 数据定义与符号定义伪指令 3.2.2 段定义伪指令 3.2.3 模块定义与通信伪指令 3.2.4 过程定义伪指令 3.2.5 其他伪指令 3.3 汇编语言程序的结构 3.3.1 汇编语言程序的构造 3.3.2 程序正常返回DOS的方法 3.4 高级汇编语言技术 3.4.1 条件汇编 3.4.2 宏汇编 3.4.3 结构 3.4.4 记录实训一汇编程序MASM的使用实训二集成的编程环境PWB介绍实训三调试工具DEBtJG的使用 本章小结习题三

第4章 基本程序设计 4.1 顺序程序设计 4.1.1 存储单元内容移位 4.1.2 乘法运算 4.1.3 屏蔽与置位 4.1.4 拆字与合字 4.1.5 数据与ASCII码的相互转换 4.1.6 简单算术运算 4.1.7 查表 4.2 分支程序设计 4.2.1 单重分支 4.2.2 多重分支 4.2.3 用地址表实现分支 4.3 循环程序设计 4.3.1 循环程序的结构 4.3.2 单重循环 4.3.3 多重循环 4.4 子程序设计 4.4.1 子程序与调用程序 4.4.2 子程序与主程序的参数传递 4.4.3 子程序中寄存器的保护与恢复实训一分支程序设计实训二循环程序设计实训三子程序设计 本章小结习题四

第5章 算术与非数值程序设计 5.1 算术运算程序设计 5.1.1 定点数的运算 5.1.2 加法运算 5.1.3 减法运算 5.1.4 乘法运算 5.1.5 除法运算 5.2 数据处理程序设计 5.2.1 数据处理简介 5.2.2 代码转换 5.2.3 字符处理 5.2.4 表处理 5.2.5 检索与排序实训一BCD数运算实训二二进制数与ASCII码的相互转换实训三字符串统计 本章小结习题五

第6章 输入 / 输出程序设计 6.1 工作原理 6.1.1 CPU与外设的信息交换 6.1.2 CPU寻址外设的方式 6.1.3 数据传送方式 6.2 数据的输入 / 输出方式 6.2.1 直接I / O方式 6.2.2 查询I / O方式 6.2.3 中断I / O方式 实训一数据采集：查询方式实训二PC机间的相互通信：查询方式实训三PC机间的相互通信：中断方式 本章小结习题六

第7章 DOS与BIOS中断及程序设计 7.1 DOS中断与系统功能调用 7.1.1 DOS中断 7.1.2 DOS系统功能调用 7.1.3 磁盘文件管理 7.2 BIOS中断功能调用 7.2.1 BIOS中断 7.2.2 常用的BIOS功能调用举例 7.2.3 图形显示程序设计实训一发声程序设计实训二彩色图形程序设计实训三磁盘文件操作设计 本章小结习题七

第8章 模块化的程序设计 8.1 模块化的程序设计 8.1.1 模块化设计原则 8.1.2 模块之间的组合与通信 8.1.3 模块化设计举例 8.2 汇编语言与高级语言的接口 8.2.1 概述 8.2.2 嵌入式汇编 8.2.3 汇编语言与c语言的混合编程实训一键盘录入数据的转换与显示实训二c语言调用汇编语言子程序进行数据传递与显示 本章小结习题八

第9章 80x86 / Pentium汇编语言介绍 9.1 80x86 / Pentium微处理器简介 9.1.1 80286微处理器 9.1.2 80386微处理器 9.1.3 80486微处理器 9.1.4 Pentium系列微处理器 9.2 80286新增指令 9.2.1 堆栈操作指令 9.2.2 有符号数乘法指令 9.2.3 移位指令 9.3 80386新增指令 9.3.1 数据传送与填充指令 9.3.2 堆栈操作指令 9.3.3 取段寄存器指令 9.3.4 有符号数乘法指令 9.3.5 符号扩展指令 9.3.6 移位指令 9.3.7 位操作指令 9.3.8 条件设置字节指令 9.3.9 循环控制指令 9.3.10 字符串操作指令 9.4 80486新增指令 9.4.1 字节交换指令 9.4.2 交换并相加指令 9.4.3 比较并交换指令 9.4.4 Cache管理指令 9.5 Pentium新增指令 9.5.1 8字节比较交换指令 9.5.2 处理器特征识别指令 9.5.3 读时间标记计数器指令 9.5.4 读模型专用寄存器指令 9.5.5 写模型专用寄存器指令 本章小结习题九

附录 ASCII码表附录 DOS系统功能调用附录 常用BIOS子程序的功能及其调用参数参考文献

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 章节摘录

2. 汇编语言的语句格式 汇编语言的三类语句可以用以下格式统一表示为： [名字项]操作项[操作数][; 注释项] 其中带方括号的项表示可选项；名字项是用标识符表示的符号；操作项是语句要进行某种操作的助记符，它可以是前述三类语句之一；操作数项根据不同的语句，操作数项由零个、一个或者多个表达式组成，并由它提供执行指定操作所需要的操作数或地址，当操作数不止一个时，相互之间应该用逗号隔开；注释项必须以分号开头，主要用来说明程序或重要语句的功能。注释项也可单独出现在程序的任何位置。

语句书写时项与项之间必须用空格或（TAB）符分隔。

下面对语句格式的各个组成项分别加以说明。

（1）名字项 在三类语句中，名字项有不同的名称和含义。

名字项出现在指令语句或宏指令语句前时，称该名字项为标号且对应的标识符后面必须跟有冒号，标号在汇编以后分配有地址。

标号又称为符号地址，可作为转移指令或子程序调用的目标地址。

若名字项出现在伪指令语句前，则该名字项称为符号名，根据不同的伪指令，这些符号名又可分为变量名、符号常数名、子程序名或段名等。

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>