

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787040145465

10位ISBN编号：7040145464

出版时间：2004-7

出版时间：高等教育出版社

作者：杨志忠 编

页数：389

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

《数字电子技术基础》是普通高等教育“十五”国家级规划教材，是根据教学大纲和多年教学改革实践编写的，比较系统地介绍了数字逻辑电路的分析方法和设计方法。

主要内容有数制与码制、逻辑代数基础、集成逻辑门电路、组合逻辑电路、集成触发器、时序逻辑电路、脉冲产生与整形电路、数模和模数转换器、半导体存储器和可编程逻辑器件。

附录中有配合各章教学内容的技能训练和数字电路一般故障分析、查寻及排除的方法，内容丰富实用，理论教学和实践训练紧密结合，融为一体。

着重培养学生的技术应用能力，使能力培养贯穿于教学的全过程。

此外，每章都有小结、技能题及大量的练习题和思考题。

为满足广大高校师生学习该课程的需要，还与此教材配套出版了针对教师使用的电子教案、教师手册及针对学生使用的学习指导书。

《数字电子技术基础》可作为高等学校电气、电子、通信、计算机、自动化、机电及相关专业的“数字电子技术基础”、“数字逻辑电路”和“电子技术基础”数字部分课程的教材，也可供从事电子技术的有关工程技术人员参考。

<<数字电子技术基础>>

书籍目录

第1章 绪论1.1 概述1.1.1 数字信号和数字电路1.1.2 数字电路的特点和分类1.2 数制和码制1.2.1 数制1.2.2 不同数制间的转换1.2.3 二进制代码本章小结练习题第2章 逻辑代数基础2.1 概述2.2 逻辑代数中的常用运算2.2.1 基本逻辑运算2.2.2 复合逻辑运算2.3 逻辑代数中的基本定律和常用公式2.3.1 逻辑代数中的基本定律2.3.2 逻辑代数中的常用公式2.3.3 逻辑代数中的三个基本规则2.4 逻辑函数及其表示方法2.4.1 逻辑函数的建立2.4.2 逻辑函数的两种标准形式2.5 逻辑函数的公式化简法2.5.1 逻辑函数的最简表达式2.5.2 逻辑函数的公式化简法2.6 逻辑函数的卡诺图化简法2.6.1 用卡诺图表示逻辑函数2.6.2 用卡诺图化简逻辑函数2.6.3 用卡诺图化简具有无关项的逻辑函数本章小结练习题技能题第3章 集成逻辑门电路3.1 概述3.2 基本逻辑门电路3.2.1 二极管的开关特性3.2.2 三极管的开关特性3.2.3 MOS管的开关特性3.2.4 分立元件门电路3.2.5 组合逻辑门电路3.3 TTL集成逻辑门电路3.3.1 TTL与非门3.3.2 其它功能的TTL门电路3.3.3 其它系列的TTL门电路3.3.4 TTL数字集成电路的系列3.3.5 其它双极型集成逻辑门电路的特点3.3.6 TTL集成逻辑门电路的使用注意事项3.4 CMOS集成逻辑门电路3.4.1 CMOS反相器3.4.2 其它功能的CMOS门电路3.4.3 高速CMOS门电路3.4.4 CMOS数字集成电路的系列3.4.5 CMOS集成逻辑门电路的使用注意事项3.5 TTL电路与CMOS电路的接口3.5.1 TTL电路驱动CMOS电路3.5.2 CMOS电路驱动TTL电路本章小结练习题技能题第4章 组合逻辑电路4.1 概述4.2 组合逻辑电路的分析和设计4.2.1 组合逻辑电路的分析4.2.2 组合逻辑电路的设计4.3 加法器4.3.1 半加器和全加器4.3.2 加法器.....第5章 集成触发器第6章 时序逻辑电路第7章 脉冲产生与整形电路第8章 数模和模数转换器第9章 半导体存储器第10章 可编程逻辑器件附录A 数字电路故障检查与排除的一般方法附录B 各章技能训练部分练习题答案参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>