

<<Motorola Intel单片机 >

图书基本信息

书名：<<Motorola Intel单片机程序设计与应用>>

13位ISBN编号：9787111064923

10位ISBN编号：7111064925

出版时间：1998-12

出版时间：机械工业出版社

作者：齐秋群

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

书籍目录

目录

前言

第1章 M68HC05系列单片机的结构与功能

1.1概述

1.2结构与I/O功能的特点

1.3基本结构与引脚

1.4CPU结构及其寄存器

1.5存储器映像

1.6I/O口

1.7寻址方式

1.8指令系统

1.9复位

1.10中断

1.11低功耗方式

1.12多功能定时器及其使用

1.13串行通信接口 (SCI) 及其使用

1.14串行外围接口 (SPI) 及其使用

1.15片内EPROM/OTPROM及其使用

1.16A/D转换器及其使用

1.17脉冲宽度调制 (PWM) 输出

1.18开发工具及其使用

第2章 M68HC11系列单片机的结构与功能

2.1概述

2.2M68HC11系列单片机的特点

2.3结构与引脚的功能

2.4CPU结构及其寄存器

2.5寻址方式

2.6指令系统

2.7操作方式

2.8存储器映像与片内存储器

2.9MCU的控制寄存器

2.10片内EPROM/OTPROM及其编程

2.11片内EEPROM及其应用

2.12复位

2.13中断

2.14低功耗方式

2.14并行I/O口

2.16串行通信接口 (SCI)

2.17串行外围接口 (SPI)

2.18定时器与实时中断

2.19脉冲累加器

2.20A/D转换器

第3章 M68HC05/M68HC11系列单片

<<Motorola Intel单片机 >

机汇编程序设计

3.1汇编语言源程序格式

3.2汇编伪指令

3.3M68HC05寻址方式举例

3.4程序设计入门

3.5串行I/O程序

3.6数据块搬移程序

3.7堆栈仿真程序

3.8十进制数调整(DAA)程序

3.9键盘扫描程序

3.10M68HC05乘法程序

3.11M68HC05除法程序

3.12二进制数转化为BCD码十进制数

3.13十进制数转化为二进制数

3.14查表与转移程序

3.15无序表排序

第4章 数据结构与子程序的调用

4.1数据结构类型简介

4.2堆栈

4.3索引数据结构

4.4串

4.5程序的优化和程序设计模式

4.6子程序中参数的传递

4.7子程序的调用和返回

4.8子程序设计的考虑

4.9堆栈帧

4.10用寄存器传递参数程序举例

4.11用堆栈传递参数程序举例

4.12用程序存储器传递参数程序举例

第5章 M68HC05/M68HC11单片机的
系统设计与接口方法5.1单片机应用系统设计与接口的内容
及特点

5.2并行总线接口方法与特点

5.3串行总线接口方法与特点

5.4总线时序

5.5外部存储器的扩展

5.6M68HC11与外部存储器的接口方法
举例

5.7大容量存储器的扩展系统

5.8中断与同步接口技术

5.9并行口与键盘的接口方法

5.10并行口驱动LED显示器的接口
方法5.11 并行输出口与D/A转换器的接口
方法

5.12 单片机与打印机的接口方法

<<Motorola Intel单片机 >

- 5.13 SCI的接口方法
- 5.14 串行外围接口（SPI）的连接方法
- 5.15 利用SPI扩展输入口
- 5.16 利用SPI扩展输出口
- 5.17 SPI与LED驱动器MC14499的接口方法
- 5.18 SPI与LCI驱动器MC145000/MC145001的接口方法
- 5.19 单片机与带串行口的实时时钟MC68HC68T1的接口方法
- 5.20 片内A/D转换器的使用
- 5.21 单片机与10位A/D转换器MC145050的接口方法
- 第6章 M68HC05/M68HC11单片机的应用
- 6.1 定时器输入捕捉功能的应用
- 6.2 定时器输出比较功能的应用
- 6.3 用OC1控制多个输出比较功能
- 6.4 实时中断（RTI）和强迫输出比较功能的应用
- 6.5 脉冲累加器的应用
- 6.6 LM35精密温度传感器与单片机构成的测温系统
- 6.7 A/D转换结果的数据处理
- 6.8 由单片机构成的电子密码锁
- 6.9 由单片机构成的车速/里程测量显示系统
- 6.10 采用MC6805单片机构成的电冰箱控制器
- 第7章 MCS - 51系列单片机的结构与应用
- 7.1 MCS51单片机简介
- 7.2 封装与引脚的功能
- 7.3 MCS - 51单片机的结构及其存储器与寄存器
- 7.4 MCS51的寻址方式
- 7.5 MCS51的指令系统
- 7.6 MCS51汇编程序设计基础
- 7.7 时钟电路和复位电路的设计
- 7.8 串行接口及其使用
- 7.9 计数/定时器
- 7.10 MCS - 51的中断及其应用
- 7.11 低功耗工作方式
- 第8章 MCS - 51单片机系统的扩展
- 8.1 程序存储器的扩展方法
- 8.2 数据存储器的扩展方法
- 8.3 I/O端口的扩展方法

<<Motorola Intel单片机 >

第9章 MCS - 51单片机系统的设计

9.1D/A转换器

9.2A/D转换器

9.3键盘的接口方法

9.4键盘的扫描方式

9.5LED显示接口

9.6LCD显示接口

第10章 MCS - 96单片机的结构 功能与系统设计

10.1MCS - 96单片机的主要性能

10.2MCS96单片机引脚的功能

10.3MCS96单片机的结构

10.4CPU

10.5存储空间的分配

10.6中断系统

10.7中断响应与中断的处理过程

10.8定时器系统简介

10.9串行通信口简介

10.10时钟电路的设计

10.11复位电路的设计

10.128096BH的芯片配置寄存器 (CCR)

10.13MCS - 96单片机与存储器的接口方法

第11章 MCS - 96单片机的汇编语言与程序设计

11.1数据类型与PSW状态字

11.2寻址方式

11.3指令系统

第12章 定时器、高速输入/输出与串行接口

12.1定时器系统

12.2控制与状态寄存器

12.3高速输入通道及其应用

12.4高速输出通道及其应用

12.5串行接口及其应用

第13章 A/D转换器与脉宽调制 PWM

13.1A/D转换器

13.2脉宽调制PWM

参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>