第一图书网, tushu007.com

<<可编程逻辑器件设计及应用>>

图书基本信息

书名：<<可编程逻辑器件设计及应用>>

13位ISBN编号：9787111113188

10位ISBN编号：7111113187

出版时间：2003-1

出版时间：机械工业出版社

作者：张原

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

《可编程逻辑器件设计及应用》在介绍Altera公司PLD器件的基础上，介绍了开发PLD的完整注程；介绍了用于逻辑电路设计的硬件描述Verilog HDL语言；介绍了Altera公司的开发工具MAX+PLUSII；通过一个设计实例介绍了常用的综合工具Synplify的设计实例使读者对于使用硬件描述语言开发数字系统有初步的了解；简单介绍了PLD开发的未来趋势和技巧。
《可编程逻辑器件设计及应用》介绍了PLD开发较为先进和实用的方法，由浅入深，可以使读者对于PLD领域有较为全面和深入的了解。
《可编程逻辑器件设计及应用》是企业电子设计人员的参考书和培训教材，也可作为电子工科院校电子、计算机专业教材和参考书。

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com