

<<VLSI数字信号处理系统设计与实现>>

图书基本信息

书名：<<VLSI数字信号处理系统设计与实现>>

13位ISBN编号：9787111123484

10位ISBN编号：7111123484

出版时间：2003-10

出版时间：机械工业出版社

作者：帕赫

页数：784

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<VLSI数字信号处理系统设计与实现>>

内容概要

- 本书特点：
- 1、通过上百张图片对不同的DSP算法进行解释。
 - 2、每章后的习题将技术与现实紧密结合起来。
 - 3、适用面广，可作为《VLSI数字信号处理体系结构》或《高性能VLSI系统设计》等课程的教材。
 - 4、提供有无线、有线、多媒体通信多个领域内的技术与经验。

作者简介

Keshab K.Parhi于印度理工学院获得工学学士学位：1984年于宾夕法尼亚大学获得电子工程硕士学位：1988年在加利福尼亚大学伯克利分校获得博士学位。

自1988年以来，一直执教于昆尼苏达大学电子和计算机工程系，最近刚刚获得McKnight大学杰出教授荣誉称号。

他的研究方向包括

书籍目录

Preface1 Introduction to Digital Signal Processing Systems2 Iteration Bound3 Pipelining and Parallel Processing4 Retiming5 Unfolding6 Folding7 Systolic Architecture Design8 Fast Convolution9 Algorithmic Strength Reduction in Filters and Transforms10 Pipelined and Parallel Recursive and Adaptive Filters11 Scaling and Roundoff Noise12 Digital Lattice Filter Structures13 Bit-Level Arithmetic Architectures14 Redundant Arithmetic15 Numerical Strength Reduction16 Synchronous, Wave, and Asynchronous Pipelines17 Low-Power Design18 Programmable Digital Signal Processors.....

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>