第一图书网, tushu007.com

<<数字逻辑>>

图书基本信息

书名：<<数字逻辑>>

13位ISBN编号：9787111178057

10位ISBN编号：711117805X

出版时间：2006-2

出版时间：机械工业出版社

作者：胡家宝

页数：222

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书根据《中国计算机科学与技术学科教程2002》的“数字逻辑”课程大纲编写，系统介绍了数字逻辑电路分析和设计的基本理论与基本方法，包括数据系统及其编码、布尔代数基础、组合逻辑电路和时序逻辑电路的基本概念、组合逻辑电路和时序逻辑电路的分析与设计方法、可编程逻辑器件和数字系统设计方法。
本书还介绍了VHDL硬件描述语言和MAX+PLUS II 软件的内容，便于应用计算机软件设计数字逻辑电路并应用仿真功能。
本书注生数字逻辑电路分析与设计的基本与设计方法，思路清晰，同时结合教学改革实践，精选内容和习题。
为了配全教学，使用Web技术制作了本书的多媒体教学课件，以满足“数字逻辑”课程的网络教学需要。
本书可以作为计算机科学与技术、自动控制、电子信息等专业的本科生教材，也可以作为数字系统设计相关科研人员的参考书。

书籍目录

前言第1章 数制系统及其编码 1.1 数制系统 1.2 有符号二进制数的编码表示 1.3 数字系统中的编码 1.4 本章小结 1.5 习题第2章 布尔代数基础 2.1 逻辑代数基础 2.2 逻辑函数的化简 2.3 本章小结 2.4 习题第3章 组合逻辑电路 3.1 组合逻辑电路的基本概念 3.2 组合逻辑电路的分析 3.3 组合逻辑电路的设计 3.4 常用组合逻辑集成电路 3.5 本章小结 3.6 习题第4章 同步时序逻辑电路 4.1 时序逻辑电路的结构模型与分类 4.2 触发器 4.3 同步时序逻辑电路的分析 4.4 同步时序逻辑电路的设计 4.5 常用中大规模时序逻辑功能电路 4.6 本章小结 4.7 习题第5章 异步时序逻辑电路第6章 可编程逻辑器件第7章 数字系统设计基础附录A 美国信息交换标准码附录B VHDL硬件描述语言附录C 可编程逻辑器件软件MAX+PLUS II参考文献

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com