

<<CPLD/FPGA可编程逻辑器件实用>>

图书基本信息

书名：<<CPLD/FPGA可编程逻辑器件实用教程>>

13位ISBN编号：9787111191421

10位ISBN编号：7111191420

出版时间：2006-7

出版时间：机械工业出版社

作者：马彧

页数：183

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<CPLD/FPGA可编程逻辑器件实用>>

内容概要

《CPLD/FPGA可编程逻辑器件实用教程》介绍了近年来新兴的CPLD / FPGA硬件知识，以及硬件描述语言 VHDL的具体应用。

《CPLD/FPGA可编程逻辑器件实用教程》通过典型范例，使读者能够很快掌握CPLD / FPGA 的设计方法，将理论知识与实践经验融为一体。

内容包括“ CPLD / FPGA 知识概述 ”，“ PID / CPLD / FPGA硬件结构 ”，“ 硬件描述语言VHDL ”，“ Altera 公司的MAX+Plus 集成开发环境 ”，“ Lattice公司的ispLEVER集成开发环境 ”、“ Xilinx公司的WebPACK集成开发环境 ”、“ VHDL硬件描述语言程序示例 ”等。

《CPLD/FPGA可编程逻辑器件实用教程》具有以下特点：
全面性：介绍世界三大权威公司的芯片使用，使读者所获得的知识 and 掌握的技能更加全面，更能适应人才市场的需求。

实用性：《CPLD/FPGA可编程逻辑器件实用教程》的所有程序均通过编著者验证，所有知识点和操作步骤均加以介绍，内容通俗易懂，具有教科书和工具书的双重功能。

《CPLD/FPGA可编程逻辑器件实用教程》可供普通高校本专科电子信息（计算机）、通信、自控等专业作为教材或教学参考书，还可作为社会上相关专业工程技术人员自学的参考用书。

书籍目录

前言第1章 CPLD/FPGA知识概述第2章 PLD/CPLD/FPGA硬件结构第3章 硬件描述语言VHDL第4章 Altera公司的MAX+Plus 集成开发环境第5章 Lattice公司的ispLEVER集成开发环境第6章 Xilinx公司的WebPACK集成开发环境第7章 VHDL描述语言程序示例 . 附录

<<CPLD/FPGA可编程逻辑器件实用>>

编辑推荐

本书介绍了近年来新兴的CPLD / FPGA硬件知识，以及硬件描述语言VHDL的具体应用。本书通过典型范例，使读者能够很快掌握CPLD / FPGA的设计方法，将理论知识与实践经验融为一体。

内容包括“CPLD / FPGA知识概述”，“PID / CPLD / FPGA硬件结构”，“硬件描述语言VHDL”，“Altera公司的MAX+Plus 集成开发环境”，“Lattice公司的ispLEVER集成开发环境”、“Xilinx公司的WebPACK集成开发环境”、“VHDL硬件描述语言程序示例”等。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>