第一图书网, tushu007.com

<<MAX+plus II和Quartus >>

图书基本信息

书名：<<MAX+plus II和Quartus II应用与开发技巧>>

13位ISBN编号：9787111207269

10位ISBN编号：7111207262

出版时间：2007-3

出版时间：机械工业

作者：王辉等编著

页数：317

字数：509000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

第一图书网, tushu007.com

<<MAX+plus II和Quartus >>

内容概要

MAX+plus II和Quartus II是Altera公司提供的可编程逻辑器件开发工具，理解并掌握它们就可以利用Altera公司的可编程逻辑器件开发出符合要求的数字系统。

本书从实用的角度出发，全面系统地介绍了Altera公司的可编程逻辑器件及MAX+plus II和Quartus II开发软件。

全书包含3部分：第1部分介绍了CPLD和FPGA；第2部分通过几个实例全面系统地介绍了MAX+plus II软件的功能特点和使用方法；第3部分通过一个较复杂的实例详细介绍了Quartus II软件的功能特点和使用方法。

本书可作为广大从事硬件电路工作的技术人员学习和掌握Altera公司各系列CPLD和FPGA以及MAX+plus II和Quartus II的实用参考书，也可以作为高等院校电子信息与通信等相关专业师生的参考教材。

第一图书网, tushu007.com

<<MAX+plus II和Quartus >>

书籍目录

丛书序前言第1章　可编程逻辑器件　1.1　专用集成电路　1.2　PLD发展概述　1.3　CPLD/FPGA的基本结构　1.4　Altera公司CPLD/FPGA介绍　1.5　小结　第2章　MAX+plus II概述　2.1　MAX+plus II的特点　2.2　MAX+plus II的运行环境　2.3　MAX+plus II的安装和卸载　2.4　MAX+plus II的设计流程　2.5　入门实例第3章　设计输入　3.1　图形输入　3.2　文本输入设计　3.3　波形输入设计　3.4　混合输入设计　3.5　设计输入规则第4章　设计进阶　4.1　MAX+plus II的环境设置　4.2　MAX+plus II的文件系统　4.3　老式宏函数　4.4　使用LPM参数化模块库　4.5　使用MegaWizard Plug－In Manager　4.6　Altera器件支持的IP核　第5章　项目编译　5.1　编译过程概述　5.2　器件选择　5.3　器件引脚分配　5.4　其他的资源分配及设置选项　5.5　全局项目设置　5.6　启用设计医生工具　5.7　其他编译处理选项　5.8　MAX+plus II与其他EDA工具的接口第6章　项目校验　6.1　时序仿真　6.2　定时分析　第7章　器件编程与配置　7.1　编程硬件　7.2　编程或配置模式　7.3　驱动程序安装　7.4　编程或配置文件　7.5　MAX+plus II编程操作第8章　Quartus II概述　8.1　Quartus II的特点　8.2　Quartus II的系统配置和安装　8.3　Quartus II界面概览　8.4　Quartus II的设计流程第9章　Quartus II设计实例　9.1　实例设计说明　9.2　建立工程　9.3　使用Altera宏功能　9.4　建立设计输入文件　9.5　分析综合　9.6　布局布线　9.7　建立约束重编译　9.8　编程及配置第10章　Quartus II辅助工具　10.1　原理图观察工具　10.2　Timing Closure Floorplan　10.3　底层编辑器Chip Editor　10.4　优化建议工具　10.5　调试工具　参考文献

第一图书网, tushu007.com

<<MAX+plus II和Quartus >>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com