第一图书网, tushu007.com

<<数字逻辑与数字电路>>

图书基本信息

书名：<<数字逻辑与数字电路>>

13位ISBN编号：9787111219675

10位ISBN编号：7111219678

出版时间：2008-1

出版时间：机械工业出版社

作者：徐晓光

页数：258

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书是数字逻辑与数字电路课程的教材，共8章，主要内容有数字逻辑基础，逻辑化简，组合逻辑电路，触发器、寄存器和计数器，同步时序逻辑电路，异步时序逻辑电路，半导体存储器与可编程逻辑技术，数字逻辑电路设计实例等。

本书综合了本学科的理论和知识、并充分考虑了与相关课程的联系，汲取了国外最新原版教材的精华，介绍了数字集成电路的最新发展。

本书附录内容有常用脉冲产生电路，ADC和DAC技术，VHDL语言简介，二进制逻辑元件的图形符号等。

该书内容丰富、全面，知识新颖。
既有详实的理论分析，又注重知识的实用性。

书中所附光盘内包含有“卡诺图软件”和“TTL、CMOS和高速CMOS数字集成电路数据库”两个软件。
在电脑日益普及的今天，它们为读者学习、应用书中的知识提供了极好的帮助。

<<数字逻辑与数字电路>>

书籍目录

前言第1章 数字逻辑基础1.1 概述1.2　数制与编码1.3　逻辑关系与逻辑门电路1.4　逻辑代数本章小结　思考题与习题第2章　逻辑化简　2.1　逻辑化简的卡诺图法　2.2 MEV卡诺图　2.3　逻辑化简的Q—M法　2.4　逻辑化简的锐积法、相容法　2.5　逻辑化简的试探算法简介　2.6　多输出函数的逻辑化简　2.7　用卡诺图软件化简逻辑函数　本章小结　思考题与习题第3章　组合逻辑电路第4章　触发器、寄存器和计数器第5章　同步时序逻辑电路第6章　异步时序逻辑电路第7章　半导体存储器与可编程逻辑技术第8章　数字逻辑电路设计实例附录参考文献

编辑推荐

本书是数字逻辑与数字电路课程的教材，共8章，主要内容有数字逻辑基础，逻辑化简，组合逻辑电路，触发器、寄存器和计数器，同步时序逻辑电路，异步时序逻辑电路，半导体存储器与可编程逻辑技术，数字逻辑电路设计实例等。
本书综合了本学科的理论和知识、并充分考虑了与相关课程的联系，汲取了国外最新原版教材的精华，介绍了数字集成电路的最新发展。
本书附录内容有常用脉冲产生电路，ADC和DAC技术，VHDL语言简介，二进制逻辑元件的图形符号等。
该书内容丰富、全面，知识新颖。
既有详实的理论分析，又注重知识的实用性。
书中所附光盘内包含有“卡诺图软件”和“TTL、CMOS和高速CMOS数字集成电路数据库”两个软件。
在电脑日益普及的今天，它们为读者学习、应用书中的知识提供了极好的帮助。
本书可以作为相关课程的本科教材，也十分适合于工程技术人员使用。

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com