

<<微机系统与汇编语言>>

图书基本信息

书名：<<微机系统与汇编语言>>

13位ISBN编号：9787111222798

10位ISBN编号：7111222792

出版时间：2007-9

出版时间：机械工业

作者：颜志英 编

页数：291

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机系统与汇编语言>>

内容概要

《高等院校计算机教材系列：微机系统与汇编语言》根据作者十几年的教学积累和经验，以微型计算机系统原理和应用为主题，以80x86为主线，详细地介绍了80x86系统中的16/32位指令系统、汇编语言以及程序设计方法和技巧，存储器系统的组成和构成方法，微机系统的中断技术，以及常见的可编程接口芯片的基本结构和应用，并对现代微机系统中涉及的总线技术、高速缓存技术、数据传输方法、高性能计算机的体系结构和主要技术做了简要分析。

《高等院校计算机教材系列：微机系统与汇编语言》以微型计算机系统原理和应用为主题，以80x86为主线，在介绍微型计算机系统的基本知识、基本组成和体系结构的基础上，详细地介绍了80x86系统中的16/32位指令系统、汇编语言以及程序设计方法和技巧，存储器系统的组成和构成方法，微机系统的中断技术，常见的可编程接口芯片的基本结构和应用。另外，还简要分析了现代微机系统中涉及的总线技术、高速缓存技术、数据传输方法、高性能计算机的体系结构和主要技术。

《高等院校计算机教材系列：微机系统与汇编语言》可以作为高等院校“微机系统与汇编语言”、“微机原理”或“汇编语言程序设计”等课程的教材或参考书，特别适合计算机应用、计算机软件以及电子、通信和自动化控制等专业的学生使用。

《高等院校计算机教材系列：微机系统与汇编语言》也可以作为相关工程技术人员的参考书。

《高等院校计算机教材系列：微机系统与汇编语言》特点 语言简明流畅，层次结构清晰，内容深入浅出。

重点、难点突出，典型案例讲解，可读性强。

每一章的开头都有重点提示，每一小节末附有难度适中的习题与思考。

《高等院校计算机教材系列：微机系统与汇编语言》为教师配有电子教案，请登录华章网站下载

<<微机系统与汇编语言>>

书籍目录

前言教学建议第一章 微机系统的组成第一节 微机系统概述一、微机系统的结构二、微机系统的分类三、微机系统的应用四、微机发展的新技术第二节 80x86微处理器一、微处理器的发展二、80x86微处理器的基本结构三、Pentium CPU内部结构四、80x86的32位寄存器结构五、存储器组织和管理六、堆栈七、I/O组织八、现代微处理器的工作模式九、现代微机的构成第二章 汇编语言程序设计第一节 80x86的寻址方式一、固定寻址二、立即数寻址三、寄存器寻址四、存储器寻址五、I/O端口寻址六、与转移地址有关的寻址第二节 80x86的指令系统一、数据传送类指令二、地址传送类指令三、算术运算类指令四、逻辑运算类指令五、串操作类指令六、控制转移类指令七、处理器控制类指令第三节 汇编语言程序格式一、汇编语言的特性二、伪指令三、汇编语言源程序举例四、汇编语言程序的调试(常用的DEBUG命令)第四节 汇编语言程序设计方法一、表格与数组的处理方法二、表格与数组的处理及其应用三、子程序设计四、结构与宏五、模块化程序设计第五节 汇编语言程序设计举例第六节 汇编语言与高级语言的接口一、内嵌汇编代码二、模块化连接方法第三章 存储器系统第一节 概述第二节 常用半导体存储器芯片介绍一、随机读写存储器与只读存储器二、半导体存储器的性能指标三、常用的半导体存储器芯片第三节 主存储器设计一、概述二、主存储器与CPU的连接第四节 新型半导体存储器第五节 现代微机系统的内存管理一、虚拟存储器二、描述符三、描述符表四、描述符表寄存器和任务寄存器五、主存储器的地址类型及其管理第四章 微机中断技术第一节 输入/输出与接口技术一、微机的输入/输出系统二、接口电路的结构及其功能三、CPU与外设之间的数据传送控制方式四、输入/输出端口的编址方式与译码第二节 现代微机的中断技术一、关于中断和中断的分类二、实地址模式与保护模式下的中断三、外部中断源的管理第三节 Intel 8259中断控制器第四节 中断程序设计第五章 微机输入/输出接口及其应用第一节 定时器/计数器及其应用一、Intel 8254可编程定时器/计数器二、Intel 8254的初始化编程三、Intel 8254在微机系统中的应用第二节 并行输入/输出接口及其应用一、并行输入/输出接口二、Intel 8255可编程并行接口及其应用第三节 串行通信及其应用一、串行通信的基本方式二、Intel 8251可编程串行接口及其应用第四节 模拟量输入/输出接口及其应用一、典型的模拟量输入/输出通道二、D/A转换器接口三、A/D转换器接口第六章 微机输入/输出综合应用与实验一、中断控制器(Intel 8259)实验二、可编程定时器/计数器(Intel 8254)实验三、利用Intel 8254模拟实时时钟实验四、可编程并行接口(Intel 8255)实验五、可编程串行接口(Intel 8251)实验六、串行通信实验七、数/模转换实验八、模/数转换实验附录A Intel 80x86指令系统一览表附录B MASM伪指令附录C MASM操作符附录D 标准ASCII码附录E PC中断表附录F DOS功能调用附录G BIOS功能调用参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>