

<<数字设计和计算机体系结构>>

图书基本信息

书名：<<数字设计和计算机体系结构>>

13位ISBN编号：9787111223931

10位ISBN编号：7111223934

出版时间：1970-1

出版时间：机械工业

作者：David Money Harris

页数：569

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字设计和计算机体系结构>>

### 内容概要

《数字设计和计算机体系结构（英文版）》采用了一种独特的现代数字设计方法，先介绍数字逻辑门，接着讲述组合电路和时序电路的设计，并以这些基本的数字逻辑设计概念为基础。

重点介绍如何设计实际的MIPS处理器。

另外，在全书的实例中运用Verilog和VHDL展示基于CAD的电路设计方法和技术。

通过《数字设计和计算机体系结构（英文版）》，读者能够构建自己的微处理器，并能够自顶向下地理解微处理器的工作原理。

《数字设计和计算机体系结构（英文版）》基于作者丰富的教学和实践经验，以幽默的写作风格展示了最新的数字设计方法。

## <<数字设计和计算机体系结构>>

### 作者简介

David Money Harris 哈维玛德学院工程学副教授。  
他曾经为英特尔、惠普、SUN设计公司设计微处理器。

Sarah L.Harris 哈维玛德学院工程学副教授。  
她在斯坦福大学获得电子工程博士学位，擅长计算机体系结构设计和系统设计。

<<数字设计和计算机体系结构>>

书籍目录

Preface Features Online Supplements How to Use the Software Tools in a  
Course Labs Bugs Acknowledgments Chapter 1 From Zero to One Chapter 2 Combinational Logic Design Chapter 3  
Sequential Logic Design Chapter 4 Hardware Description Languages Chapter 5 Digital Building Blocks Chapter 6  
Architecture Chapter 7 Microarchitecture Chapter 8 Memory Systems Appendix Further Reading Index

## <<数字设计和计算机体系结构>>

### 编辑推荐

《数字设计和计算机体系结构（英文版）》采用流行的数学法，从计算机组成和设计向下至更精细的层次，详细展示了如何用Verilog和VHDL构建MIPS微处理器。

《数字设计和计算机体系结构（英文版）》为学生提供了一个很好的机会，使他们可以在现代FPGA上进行大型的数字设计，既能增长学生的专业知识，又能启发学生运用所学知识去解决实际问题。书中通过大量示例来帮助读者加深对关键概念和技术的理解和记忆。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>