

<<逻辑与计算机设计基础>>

图书基本信息

书名：<<逻辑与计算机设计基础>>

13位ISBN编号：9787111235170

10位ISBN编号：7111235177

出版时间：2008-3

出版时间：机械工业出版社

作者：（美）马诺，凯姆 著

页数：659

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<逻辑与计算机设计基础>>

内容概要

重点介绍逻辑与计算机设计的基本概念，同时反映这些基本概念在技术和设计过程演变中的重要性。

全书内容可分为三个部分：第1章到第6章介绍逻辑设计，第7章到第9章讲述数字系统设计技术，第10章到第14章集中介绍计算机设计技术。

这样的组织安排既可以使读者具有坚实的数字系统设计基础，又能够实现循序渐进、自底向上的基本部件的设计开发，同时前面的设计结果能够应用于后面几章自顶向下的计算机设计过程。

《经典原版书库?逻辑与计算机设计基础（英文版）（第3版）》着重强调用硬件描述语言、逻辑综合和验证来进行当代逻辑设计的基本方法，同时也强调计算机设计基本原理在应用方法上的变化，涵盖的逻辑和计算机设计知识面较广，适合作为高等院校计算机科学、计算机工程、电子工程或工程技术等相关专业不同级别课程的教材；同时，也适合作为计算机科学家和工程技术人员的参考用书。

<<逻辑与计算机设计基础>>

作者简介

作者：(美国)马诺 (美国)凯姆

<<逻辑与计算机设计基础>>

书籍目录

Chapter 1 DIGITAL COMPUTERS AND INFORMATION1-1 Digital ComputersInformation RepresentationComputer StructureMore on the Generic Computer1-2 Number SystemsBinary NumbersOctal and Hexadecimal NumbersNumber Ranges1-3 Arithmetic OperationsConversion from Decimal to Other Bases1-4 Decimal CodesBCD AdditionParity Bit1-5 Gray Codes1-6 Alphanumeric CodesASCII Character Code1-7 Chapter SummaryReferencesProblemsChapter 2 COMBINATIONAL LOGIC CIRCUITS2-1 Binary Logic and GatesBinary LogicLogic Gates2-2 Boolean AlgebraBasic Identities of Boolean AlgebraAlgebraic ManipulationComplement of a Function2-3 Standard FormsMinterms and MaxtermsSum of ProductsProduct of Sums2-4 Two-Level Circuit OptimizationCost CriteriaTwo-Variable MapThree-Variable MapFour-Variable Map2-5 Map ManipulationEssential Prime ImplicantsNonessential Prime ImplicantsProduct-of-Sums OptimizationDon't-Care Conditions2-6 Multiple-Level Circuit Optimization2-7 Other Gate Types2-8 Exclusive-OR Operator and GatesOdd Function2-9 High-Impedance Outputs2-10 Chapter SummaryReferencesProblemsChapter 3 COMBINATIONAL LOGIC DESIGN3-1 Design Concepts and AutomationDesign HierarchyTop-Down DesignComputer-Aided DesignHardware Description LanguagesLogic Synthesis3-2 The Design SpaceGate PropertiesLevels of IntegrationCircuit TechnologiesTechnology ParametersPositive and Negative LogicDesign Trade-Offs3-3 Design Procedure3-4 Technology MappingCell Specification Preface.....Chapter 4 Arithmetic Functions and HDLsChapter 5 Sequential CircuitsChapter 6 Selected Design TopicsChapter 7 Registers and Register TransfersChapter 8 Memory BasicsChapter 9 Computer Design BasicsChapter 10 Instruction Set ArchitectureChapter 11 RISC and CISC ProcessorsChapter 12 Input-Output and CommunicationChapter 13 Memory Systems

<<逻辑与计算机设计基础>>

编辑推荐

<<逻辑与计算机设计基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>