

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787111272601

10位ISBN编号：7111272609

出版时间：2009-10

出版时间：机械工业出版社

作者：何超 编

页数：340

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

前言

目前，汇编语言的书籍已多如牛毛，为什么还要冒很大的市场风险来编写这本书呢 第一，汇编语言还很实用。

计算机发展到今天，单纯的计算机应用知识已经普及了，而人们更加关心的是计算机在控制方面的运用。

汇编语言与计算机硬件联系密切，所以凡涉及与计算机硬件相关的输入输出和控制方面的程序，以及在单片机控制，嵌入式应用，仪器、仪表及家用电器中用于控制方面的程序等，大多是用汇编语言编写的。

其中，单片机控制、嵌入式应用，已经或正在改变着社会生产和日常生活的方方面面。

学习汇编语言可以使读者了解计算机原理最基础的部分，为进一步学习操作系统、接口技术、单片机和嵌入式等后续课程打下坚实的基础。

第二，比较多的汇编语言书籍给人的感觉是很难懂。

分析其原因，主要包括以下几点： 1) 汇编语言根植于计算机的硬件底层，涉及太多的机器指令和复杂规则，难于理解和综合运用。

2) 汇编语言体系错综复杂，盘根错节，难于理清。

例如，一些汇编语言的书籍不太讲究知识的逻辑线索；在讲某知识时，插入了一些生僻的术语；行文未遵循由浅入深、由简到繁、循序渐进的认识规律。

3) 在对程序的解释上，一些汇编语言的书籍存在过于简单，或过于迂回，甚至张冠李戴的问题，从而让读者大费精力去猜测。

4) 在用语上，一些汇编语言的书籍偏于深奥和过于“专业化”，给读者增加了理解上的困难。

5) 手册式的知识罗列，枯燥的叙述模式，使读者不易入门，也很难感兴趣，以至于缺乏学习动力。

<<汇编语言程序设计>>

内容概要

本书共8章，主要讨论汇编语言的编程基础、程序开发过程和调试方法。

本书的主要特点是通俗易懂，遵循由浅入深、由简到繁、循序渐进的原则。

力争改变汇编语言难学难教的状况。

与本书配套的《汇编语言程序设计实验与习题解答》一书另行出版，该书包含详尽的汇编语言程序设计实验和本书所有习题的解答。

本书既可作为高等院校信息类（如计算机、自动控制、电工电子等）专业的本科教材，也可作为工程技术人员的参考书。

<<汇编语言程序设计>>

书籍目录

出版说明前言第1章 汇编语言的基本概念 1.1 汇编语言概述 1.1.1 汇编语言与机器语言 1.1.2 汇编环境介绍 1.1.3 汇编语言上机过程 1.2 微型计算机中数的编码和字符的表示 1.2.1 进位计数制 1.2.2 进制之间的转换 1.2.3 无符号数和带符号数 1.2.4 定点数与浮点数 1.2.5 计算机中的编码 1.3 8086CPU、内存及I/O端口 1.3.1 内存 1.3.2 I/O端口地址 1.3.3 8086 CPU的编程结构 1.3.4 8086CPU的寄存器 1.3.5 80×86CPU的寄存器 1.4 汇编语言的源程序格式和语句类型 1.4.1 汇编语言的源程序格式和汇编语言的语句类型 1.4.2 汇编语言的源程序格式示例 1.4.3 符号地址 1.4.4 汇编语言可执行程序的格式 1.5 汇编语言中操作数的寻址方式 1.5.1 操作数的寻址方式 1.5.2 操作数的寻址方式在指令中的运用 1.5.3 关于寻址方式的3点说明 1.6 本章小结与学习目标 1.7 习题第2章 汇编语言程序中的指令与伪指令 2.1 汇编语言的语句格式、运算符及表达式 2.1.1 汇编语言语句格式 2.1.2 操作数及其表达式 2.1.3 操作数表达式中的运算符 2.2 汇编语言程序中的伪指令 2.2.1 段定义伪指令 2.2.2 ASSUME伪指令 2.2.3 数据定义伪指令 2.2.4 符号定义伪指令 2.2.5 用伪指令LABEL定义变量和标号 2.2.6 PTR操作符、LABEL伪指令与THIS操作符的区别 2.2.7 置汇编地址计数器伪指令 2.2.8 地址定位伪操作 2.2.9 基数控制伪指令 2.2.10 过程定义伪指令PROC和ENDP 2.3 8086/8088处理器的汇编语言常用指令 2.3.1 数据传送指令 2.3.2 算术运算指令 2.3.3 逻辑运算指令 2.3.4 移位指令 2.3.5 循环移位指令 2.3.6 串操作指令 2.3.7 与转移地址有关的寻址方式——无条件跳转指令JMP 2.3.8 处理机控制指令 2.4 2位新增指令简介 2.4.1 寻址方式的变化 2.4.2 32位新增指令 2.5 本章小结与学习目标 2.6 习题二第3章 汇编语言程序设计初步 3.1 系统功能调用 3.1.1 系统功能调用概述 3.1.2 输入输出(I/O)系统功能调用 3.2 汇编语言源程序的基本框架和设计的基本步骤 3.2.1 源程序的基本框架 3.2.2 源程序设计的基本步骤 3.3 顺序结构的汇编语言源程序的编写 3.4 分支结构的汇编语言源程序的编写 3.4.1 条件转移指令 3.4.2 汇编语言分支结构程序的编写 3.5 循环结构的汇编语言源程序的编写 3.5.1 循环控制指令 3.5.2 程序的循环结构第4章 子程序设计第5章 汇编语言程序的应用示例第6章 输入输出和中断处理第7章 宏和多模块程序设计第8章 汇编语言程序开发与调试附录参考文献

<<汇编语言程序设计>>

章节摘录

第1章汇编语言的基本概念 1.1汇编语言概述 1.1.1汇编语言与机器语言 1.机器语言

学过计算机基础课程后，可以知道，指令是使计算机执行各种操作的命令。按照具体的运算功能要求，把一条一条指令排列和组织起来，构成程序。编写程序的方法和规则很多，形成不同的计算机语言。高级语言的语句形式接近于自然语言，比较易于学习和掌握。但不能被计算机直接识别和执行，必须先通过编译和处理，增加了计算机的工作量。

计算机通过CPU能直接识别和执行的指令，称为机器指令。机器指令与计算机的CPU和其他硬部件的具体结构有密切的关系，通常不同种类的计算机对应的机器指令也不同。在表现形式上，机器指令为二进制代码，机器语言是用二进制编码的机器指令的集合（简称指令集）及一组使用机器指令的规则。

机器语言是计算机能直接识别的唯一语言，但机器语言不能用人们熟悉的形式来描述计算机需要执行的任务，且编写程序十分麻烦，总是长长的一串0和1，容易出错，调试也困难。

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>