

<<可编程逻辑器件设计项目教程>>

图书基本信息

书名：<<可编程逻辑器件设计项目教程>>

13位ISBN编号：9787111363477

10位ISBN编号：7111363477

出版时间：2012-2

出版时间：机械工业出版社

作者：高锐，高芳 主编

页数：299

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<可编程逻辑器件设计项目教程>>

### 内容概要

本书定位于高职高专教育电子信息类专业的“可编程逻辑器件设计”课程或“EDA技术及应用”课程的教学用教材。

全书打破传统学科式教材模式，采用基于工作过程的项目导向、任务驱动的编写模式，将可编程逻辑器件技术简介、Quartus 7.2软件操作、VHDL硬件描述语言、EDA实验操作有机地融为一体，理念先进，内容丰富。

从实际应用角度出发，在企业工程实例和典型电子产品中精选出6个具有代表性的教学项目载体，即八位全加器设计、3-8译码器设计、八位数字频率计设计、数字钟系统综合设计、交通灯控制器设计、正弦信号发生器设计。

每个项目由若干个任务和项目练习组成，强调及突出了学生的实际操作技能和相关职业能力的培养。

本书可作为高职高专应用电子技术专业、微电子技术专业、电气自动化专业、机电一体化专业及相近专业的教材，也可供相关技术人员参考使用。

## <<可编程逻辑器件设计项目教程>>

### 书籍目录

出版说明

前言

项目1八位全加器设计

1.1项目描述

1.1.1项目要求

1.1.2项目能力目标

1.2项目分析

1.2.1项目设计分析

1.2.2项目实施分析

1.3项目实施

1.3.1任务1原理图设计输入

1.3.2任务2项目编译与仿真

1.3.3任务3器件的编程与配置

1.4项目评价

1.5项目练习

1.5.1填空题

1.5.2单项选择题

1.5.3简答题

1.5.4操作题

项目2 3-8译码器设计

2.1项目描述

2.1.1项目要求

2.1.2项目能力目标

2.2项目分析

2.2.1 3-8译码器电路工作原理分析

2.2.2项目实施分析

2.3项目实施

2.3.1任务1 VHDL语言程序输入与编译

2.3.2任务2电路仿真及

功能下载

2.4项目评价

2.5项目练习

2.5.1填空题

2.5.2简答题

2.5.3综合题

项目3八位数字频率计设计

3.1项目描述

3.1.1项目要求

3.1.2项目能力目标

3.2项目分析

3.2.1项目设计分析

3.2.2项目实施分析

3.3项目实施

3.3.1任务1混合设计输入

3.3.2任务2项目编译与器件的编程配置

<<可编程逻辑器件设计项目教程>>

3.4项目评价

3.5项目练习

3.5.1简答题

3.5.2操作题

项目4数字钟系统综合设计

4.1项目描述

4.1.1项目要求

4.1.2项目能力目标

4.2项目分析

4.2.1项目设计分析

4.2.2项目实施分析

4.3项目实施

4.3.1任务1混合设计输入

4.3.2任务2项目编译与器件的编程配置

4.4项目评价

4.5项目练习

4.5.1简答题

4.5.2操作题

项目5交通灯控制器设计

5.1项目描述

.....

项目6 正弦信号发生器设计

附录 常用逻辑符号对照表

参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>