

图书基本信息

书名：<<数字电路与逻辑设计学习指导及题解>>

13位ISBN编号：9787113095895

10位ISBN编号：7113095895

出版时间：2009-1

出版时间：中国铁道出版社

作者：陈利永，刘诗笺 著

页数：141

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

《21世纪高等院校规划教材·电子信息：数字电路与逻辑设计学习指导及题解》主要介绍“数字电路与逻辑设计”课程的基本内容、基本概念，各种分析和计算方法，以及这些概念和方法在解题中的应用。

《21世纪高等院校规划教材·电子信息：数字电路与逻辑设计学习指导及题解》按数字逻辑基础、门电路、组合逻辑电路、时序逻辑电路、脉冲产生和整形电路、数-模和模-数转换器的顺序来编写。每个部分的内容包括理论提要，典型习题的解析和Multisim或Quartus 软件仿真的方法。

《21世纪高等院校规划教材·电子信息：数字电路与逻辑设计学习指导及题解》部分的习题解答配有仿真实验验证的程序，以帮助学生掌握使用Multisim软件验证结论，达到将仿真实验结果与理论知识联系起来的目的。

《21世纪高等院校规划教材·电子信息：数字电路与逻辑设计学习指导及题解》在附录部分安排了本课程的期末练习题。

另外，附录中还介绍了基于Verilog HDL语言程序设计仿真实验的方法，介绍了用Verilog HDL语言设计简单的数字系统，并在Quartus 软件上实现波形仿真，所选择的实验内容都是《21世纪高等院校规划教材·电子信息：数字电路与逻辑设计学习指导及题解》复习题的内容，以帮助学生掌握编写VerilogHDL程序的方法和技巧。

书籍目录

第1章 数字逻辑基础1.1 数字逻辑基础的理论提要1.2 典型习题的解析1.3 用Multisim软件进行数字逻辑基础仿真实验的方法第2章 门电路2.1 门电路的理论提要2.2 典型习题的解析2.3 用Musim软件进行门电路分析仿真实验的方法第3章 组合逻辑电路3.1 组合逻辑电路理论提要3.2 典型习题的解析3.3 用QuartusII软件进行数字逻辑电路仿真实验的方法第4章 时序逻辑电路4.1 时序逻辑电路的理论概要4.2 典型习题的解析4.3 用QuartusII软件进行时序逻辑电路仿真实验的方法第5章 脉冲产生和整形电路5.1 脉冲产生和整形电路的理论概要5.2 典型习题的解析5.3 用Multisim软件进行脉冲产生和整形电路的仿真实验第6章 数-模和模-数转换器6.1 数-模和模-数转换器理论概要6.2 典型习题的解析附录A 数字电路与逻辑设计期末练习题附录B 基于VerilogHDL的数字电路设计实验

编辑推荐

《21世纪高等院校规划教材·电子信息：数字电路与逻辑设计学习指导及题解》适合作为计算机和电子信息类专业本科生学习“数字电路与逻辑设计”课程的辅助教材，也可作为研究生入学考试的复习参考书。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>