第一图书网, tushu007.com

<<Cadence Concept HDL >>

图书基本信息

书名：<<Cadence Concept HDL & Allegro原理图与PCB设计>>

13位ISBN编号：9787115127082

10位ISBN编号：7115127085

出版时间：2005-4

出版时间：人民邮电出版社

作者：EDA先锋工作室

页数：404

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

第一图书网, tushu007.com

<<Cadence Concept HDL >>

内容概要

Cadence PSD 15.0是Cadence公司推出的功能强大的EDA开发工具包，它提供了从原理图设计输入、分析，PCB设计、PCB制造文件输出等一整套工具。

《Cadence Concept HDL & Allegro原理图与PCB设计》立足于工程实践，结合作者多年的工作经验，系统地介绍了Concept HDL和Allegro在原理图和PCB设计中的使用方法。

《Cadence Concept HDL & Allegro原理图与PCB设计》分为13章，主要介绍了项目管理器、Concept HDL原理图设计工具、约束管理器、Allegro PCB设计工具和SPECCTRA布线工具的功能和设计技巧。在介绍工具和命令的同时，还提供了大量的范例以及习题，以方便读者更好地理解和掌握所学的内容，使读者对设计工具有较为深入的理解并基本掌握从原理图设计到PCB设计等一系列设计步骤的实现方法和技巧。

《Cadence Concept HDL & Allegro原理图与PCB设计》配套光盘中提供了书中所有实例和练习的完整工程文件以及相关数据文件，有利于读者边学边练，提高实际应用能力。

《Cadence Concept HDL & Allegro原理图与PCB设计》可作为高等院校通信工程、电子工程、计算机、无线电技术等专业的教材，也可作为硬件工程师的实用工具书。

第一图书网, tushu007.com

<<Cadence Concept HDL >>

书籍目录

第1章 概述1.1 EDA概述1.2 PSD 15.0概述1.3 Cadence PSD工具包简介1.4 PCB Design Expert工具包简介1.5 小结1.6 习题第2章 项目管理器2.1 项目管理器简介2.2 新建一个设计项目2.3 打开一个设计项目2.4 项目结构和项目文件2.5 设置一个设计项目2.6 小结2.7 习题第3章 Concept HDL原理图设计系统3.1 原理图的设计步骤3.2 Concept HDL的用户界面3.3 Concept HDL的编辑环境3.4 绘制电路原理图3.5 打包原理图文件3.6 传递数据到PCB（Allegro）3.7 交叉标注原理图3.8 原理图打印3.9 原理图文件的归档（Archive）3.10 小结3.11 习题第4章 设计层次化原理图4.1 层次化设计的技术特点4.2 模块的创建4.3 设计层次原理图4.4 由原理图生成模块符号4.5 原理图的打包与打印4.6 小结4.7 习题第5章 约束管理器5.1 约束管理器简介5.2 约束管理器的用户界面5.3 对象（Object）5.4 约束设置5.5 约束集的创建和参考5.6 原理图和约束管理器同步5.7 在原理图和PCB之间同步约束5.8 约束分析5.9 小结5.10 习题第6章 Cadence原理图元件库制作6.1 Cadence原理图库结构6.2 原理图库管理工具——Library Explorer6.3 Part Developer6.4 创建平面元件6.5 由PDF文件创建元件6.6 创建多个符号分开的元件6.7 创建一个具有多个功能组的不对称元件6.8 创建sizeable和HAX_FIXED_SIZE属性的符号6.9 修改元件6.10 元件列表编辑器6.11 元件模板6.12 小结6.13 习题第7章 Allegro PCB设计系统简介7.1 Allegro的工作流程7.2 Allegro 的图形用户界面7.3 小结7.4 习题第8章 Allegro PCB设计的常用操作命令8.1 常用系统参数的设定8.2 视图操作8.3 Allegro的文件管理8.4 设计区域管理8.5 显示信息8.6 设计规则检查8.7 元器件的布局8.8 布线8.9 铺铜设计8.10 后处理8.11 设计检查8.12 CAM输出8.13 小结8.14 习题第9章 Allegro PCB设计准备9.1 创建焊盘9.2 创建元件封装符号9.3 创建Format符号9.4 创建Shape符号9.5 创建Flash符号9.6 创建PCB外形框图符号9.7 小结9.8 习题第10章 PCB设计实例10.1 设计PCB外形框图符号10.2 生成主设计文件10.3 网表文件的导入10.4 设置电路板叠层结构和颜色10.5 设置设计规则10.6 元器件的布局10.7 布线和铺铜10.8 后处理10.9 CAM输出10.10 小结10.11 习题第11章 SPECCTRA布线工具11.1 SPECCTRA简介11.2 设置规则11.3 放置元件11.4 自动和交互布线11.5 小结11.6 习题第12章 Allegro的其他高级功能12.1 各种网表文件的导入12.2 Allegro中的数据导入和导出功能12.3 焊盘库和封装符号库的路径设置12.4 文件属性操作12.5 脚本文件12.6 笔画命令Stroke12.7 功能键和别名的设置12.8 逻辑操作12.9 更新元件封装符号12.10 测试点设计12.11 DFA检查12.12 输出报告12.13 技术文件比较12.14 数据库检查12.15 小结12.16 习题第13章 先进的约束驱动PCB设计13.1 创建设计重用符号13.2　重用模块13.3 利用约束管理器在原理图和PCB之间同步约束13.4 自动和交互布线13.5 小结13.6 习题附录F.1 Allegro的菜单、键入命令和命令解释F.2 中英文术语对照表

第一图书网, tushu007.com

<<Cadence Concept HDL >>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com