

<<数字电路与逻辑设计实验及应用>>

图书基本信息

书名：<<数字电路与逻辑设计实验及应用>>

13位ISBN编号：9787115135179

10位ISBN编号：7115135177

出版时间：2005-8

出版时间：人民邮电出版社

作者：蒋维玉

页数：171

字数：267000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与逻辑设计实验及应用>>

内容概要

本书是根据国家教育部高等学校电子信息科学与电气信息类基础课程教学指导分委员会提出的“数字电路与逻辑设计”课程教学基本要求编写的。

全书共分为4章，第一章为基本实验，主要介绍双踪示波器和函数信号发生器的功能及使用方法，常用数字集成电路的主要参数、逻辑功能和测试方法；第二章主要介绍基于EDA技术的开发工具MAX+PLUSII的使用方法和VHDL设计，以及部分EDA技术实验原理，本章还安排了4个实验。

第三章提供了10个大型实验或课程设计的参考课题。

第四章主要介绍实验基本知识及常用仪器设备。

在附录中汇编了常用数字集成电路的名称、型号、引脚排列等内容。

本书可作为高等学校通信、计算机类和电气、电子类等专业的实验教材，也可供从事电子技术工作的工程技术人员参考。

<<数字电路与逻辑设计实验及应用>>

书籍目录

第一章 基本实验	第一节 实验一——双踪示波器及函数发生器的使用	第二节 实验二——
集成逻辑门测试	第三节 实验三——三态门、OC门的功能测试及其应用	第四节 实验四——
组合逻辑电路的设计及功能测试	第五节 实验五——译码器及其应用	第六节 实验六——
数据选择器及应用	第七节 实验七——集成触发器	第八节 实验八——移位寄存器及移存型
计数器的应用	第九节 实验九——计数器及其应用	第十节 实验十——脉冲信号的产生与整形
电路	第十一节 实验十一——集成定时器及其应用	第十二节 实验十二——大规模集成存
存储器EPROM的应用	第二章 EDA技术与实验	第一节 Max+plusII开发系统简介
		第二节
VHDL概述	第三节 EDA技术实验一——带使能端的计数器原理图输入设计方法	第四节
EDA技术实验二——用状态机实现序列检测器的设计	第五节 EDA技术实验三——硬件电子琴	
电路设计	第六节 EDA技术实验四——ROM只读存储器的设计	第三章 综合实验
第一节		第一节
课题一——数字电子钟	第二节 课题二——数字频率计	第三节 课题三——数字日历
第四节 课题四——倒计时器	第五节 课题五——点阵显示屏	第六节 课题六——波形发生器
第七节 课题七——简易电话计时器	第八节 课题八——射击自动报靶器的设计	第九节
课题九——交通灯控制器的设计	第十节 课题十——采用可编程逻辑器件实现UART	第四章
实验基本知识及常用仪器设备	第一节 数字集成电路的特点及使用注意事项	第二节 实验
常见故障分析和排除	第三节 数字显示器判别法及使用注意事项	第四节 数字逻辑实验箱
第五节 GW型EDA实验箱	第六节 双踪示波器	第七节 函数信号发生器
第八节 实		
验须知	附录 部分常用数字集成电路汇集	附录一 半导体集成电路型号命名法
附录二 国		
际数字集成电路规范(含TTL、CMOS电路)	附录三 常用集成电路功能表、真值表、时序波形及	
引脚图	参考文献	

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>