第一图书网, tushu007.com

<<TMS320C6000 DSP实用技术>>

图书基本信息

书名：<<TMS320C6000 DSP实用技术与开发案例>>

13位ISBN编号：9787115174819

10位ISBN编号：7115174814

出版时间：2008-4

出版时间：人民邮电出版社

作者：汪安民，张松灿，常春藤　编著

页数：422

字数：660000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书针对目前的DSP系统设计，以TI公司的C6000数字信号处理器为硬件平台，详细地介绍了用DSP作为微处理器核的系统的各种工程和算法实现。
本书内容主要包括DSP的基本原理、DSP的结构和指令系统、DSP的软件设计、DSP的硬件系统结构、DSP的硬件系统开发以及基于DSP的算法实现等。
本书内容全面、实用，讲解通俗易懂，书中的有些案例略作修改即可在工程中直接应用。
本书可供从事DSP应用系统设计开发的技术人员参考，也可作为高等院校电子工程、通信工程、计算机、电气工程、自动控制、电力电子等专业的高年级本科生和研究生学习DSP的参考教材。

书籍目录

第1章　概述　1.1　DSP的基本知识　1.1.1　DSP技术的发展历程　1.1.2　DSP的特点　1.1.3　DSP的分类　1.2　各个公司的DSP介绍　1.2.1　TI公司的DSP芯片　1.2.2　其他公司的DSP芯片　1.3　TMS320C6000的概述　1.3.1　TMS320C6000简介　1.3.2　TMS320C6000的构成　1.3.3　TMS320C6000的并行处理特点　1.3.4　VLIW结构特点分析　1.3.5　TMS320C6000的应用　1.4　DSP发展方向及其应用　1.4.1　中国国内DSP的发展　1.4.2　DSP技术的发展趋势　1.4.3　DSP的应用　1.4.4　DSP新兴市场及未来应用发展方向　第2章　CPU结构和指令系统　2.1　CPU结构　2.1.1　CPU组成　2.1.2　CPU数据通路　2.2　流水线　2.2.1　流水线概述　2.2.2　不同指令的流水操作　2.2.3　指令对流水线性能的影响　2.2.4　存储器对流水线性能的影响　2.3　CPU控制寄存器　2.3.1　CSR寄存器　2.3.2　PDCTL寄存器　2.3.3　PCE1寄存器　2.3.4　FADCR寄存器　2.3.5　FAUCR寄存器　2.3.6　FMCR寄存器　2.4　汇编指令系统　2.4.1　指令和功能单元　2.4.2　延迟时隙　2.4.3　并行操作　2.4.4　条件操作　2.4.5　资源限制　2.4.6　寻址方式　2.5　汇编伪指令　2.5.1　常用的汇编伪指令　2.5.2　例程　第3章　仿真器与仿真软件　3.1　仿真器的安装和调试　3.1.1　仿真器的特点　3.1.2　仿真器的安装　3.1.3　仿真器的配置　3.1.4　仿真器的调试　3.2　仿真软件CCS的安装和使用　3.2.1　CCS的主要特性　3.2.2　CCS的安装和设置　3.2.3　创建新工程　3.2.4　工程调试　3.2.5　查看调试中的信息　3.2.6　CCS的图形功能　3.2.7　CCS对数据的文件处理　3.2.8　编译汇编和链接设置　3.2.9　CCS中的其他问题　3.3　实时操作系统DSP/BIOS　3.3.1　概述和组成　3.3.2　生成程序　3.3.3　文件　3.3.4　监测　3.3.5　线程　3.3.6　旗语和邮箱　3.3.7　时钟和内存管理　3.3.8　输入输出和管道　第4章　软件设计和算法优化　第5章　硬件系统结构　第6章　硬件系统开发　第7章　算法实现　缩略语　参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com