第一图书网, tushu007.com

<<集成电路应用实验>>

图书基本信息

书名：<<集成电路应用实验>>

13位ISBN编号：9787118034004

10位ISBN编号：7118034002

出版时间：2004-1-1

出版时间：国防工业出版社

作者：李雷

页数：241

字数：359000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

<<集成电路应用实验>>

内容概要

本书系统地介绍了在电子技术中常用模拟和数字集成电路的基本应用原理、应用实验研究以及应注意的事项。
内容包括：集成电路应用基本知识、集成运算放大器、模拟乘法器、组合逻辑及时序逻辑电路、集成锁相环电路等六章共十九个实验。
　本书可作为高等工科院校电子类各专业的实验教材，也可供高校其它专业师生和有关工程技术人员参考。

<<集成电路应用实验>>

书籍目录

第1间 半导体集成电路应用基础知识 1.1 集成电路的分类及型号命名规则 1.2 外电路的作用及组成原则 1.3 器件的正常工作及安全保护 1.4 集成电路系统中的干扰及其抑制 1.5 电路故障的分析与排除 实验一 常用电子仪器的基本使用 附录1-I 国际主要集成电路生产公司产品型号命名规则 附录1-II 部分常用TTL及CMOS数字集成电路汇编 第2章 集成运算放大器（OP）特性及基本应用 2.1 集成运放的组成、分类及主要参数 2.2 集成运放的应用特点与性能测试 2.3 集成运放的基本应用 实验二 集成运放在运算应用研究 实验三 集成有源滤波器的研究 实验四 集成运放构成波形产生电路的研究 附录2-I 运算放大器外引线图 附录2-II 集成运算放大器的主要性能指标 附录2-III 运算放大器参数测试第3章 集成模拟乘法器的特性与应用 3.1 集成模拟乘法器的基本工作原理 3.2 模拟乘法器的参数 3.3 模拟乘法器的应用 3.4 模拟乘法器AD834简介 实验五 调幅与检波的研究 实验六 混频与倍频的研究第4章 组合逻辑电路的组成及应用 4.1 组合逻辑电路的分析与设计 4.2 组合逻辑电路中的竞争与冒险 4.3 组合逻辑电路的应用 实验七 全加器及比较器的研究 实验八 编码器与译码器 实验九 数据选择器与数据分配器 附录 数字系统设计实验箱使用说明第5章 时序逻辑电路的应用 5.1 集成触发器与锁存器 5.2 时序逻辑电路的分析 5.3 时序逻辑电路的设计 5.4 中规模时序逻辑电路介绍 实验十 计数、锁存、译码、显示电路的研究 实验十一 同步计数器及其应用 实验十二 移位寄存器及其应用 实验十三 数字式频率计的设计 实验十四 数字电子钟的设计 实验十五 多路智力抢答系统的设计第6章 集成锁相环电路的应用 6.1 集成PLL的组成及工作原理 6.2 PLL的基本特性、指标及测试 6.3 集成倘相环典型产品简介 6.4 集成PLL的典型应用 实验十六 可预置PLL频率合成的研究 实验十七 锁相调频与鉴频顺的研究（I） 实验十八 锁相调频与鉴频的研究（II） 实验十九 吞除式锁相频率合成器的研究参考文献

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com