

<<现代微处理器及总线技术>>

图书基本信息

书名：<<现代微处理器及总线技术>>

13位ISBN编号：9787118043778

10位ISBN编号：711804377X

出版时间：2006-4

出版时间：国防工业出版社

作者：雷航，王茜编著

页数：394

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<现代微处理器及总线技术>>

内容概要

本书共分9章，第1章介绍微处理器的发展以及微机领域的发展热点和未来的发展动态，它不仅仅是处理器发展的概述，也让读者较为全面地了解微机领域的发展状况；第2章介绍从Intel 8068到80486的体系结构和每次更新换代引入的新技术；第3章介绍高速缓存；第4章介绍了Pentium系列处理器（从Pentium基本型到最新的Pentium D）；第5章介绍了RESC技术及其发展过程，并从流水线的角度分析了RISC和CISC两种设计方法对流水线性能的影响和解决办法，此外还介绍了SPARC规范的基本概念；第6章较为全面地介绍总线技术、标准总线以及总线仲裁技术；第7章介绍一种用于80836/80846的多功能接口芯片，并着重介绍Intel的多功能芯片组；第8章介绍64位计算平台以及主流的64位处理器；第9章介绍计算机系统性能评价方法以及主要评价指标。

本书论证简明，叙述清晰，内容深入浅出。

即可作为研究生教学用书，也可作为大学高年级学生的教材以及相关科技工作者的参考用书。

<<现代微处理器及总线技术>>

书籍目录

第1章 微处理器概述	1.1 处理器的发展	1.1.1 CPU历史	1.1.2 当今的主流CPU	1.2 微处理器的性能指标	1.3 微机发展的热点	1.4 微机领域未来的几大热点
第2章 Intel系列处理器	2.1 Intel 8086处理器	2.1.1 内部组成结构	2.1.2 存储器的结构	2.1.3 8086中断系统	2.1.4 8086 / 8088引脚及功能	2.2 Intel 80286处理器
	2.2.1 80286处理器的结构	2.2.2 80286的引脚及功能	2.2.3 80286总线周期描述	2.2.4 80286的工作模式	2.2.5 新增指令	2.3 Intel 80386处理器
	2.3.1 80386的内部结构	2.3.2 80386的引脚功能	2.3.3 80386的工作模式	2.4 Intel 80486处理器	2.4.1 80486的内部结构	2.4.2 80486的内存管理
	2.4.3 80486片内Cache	第3章 Cache	3.1 概述	3.2 Cache的结构及工作原理	3.3 Cache的数据更新	3.4 Cache系统实例
	3.5 Cache的性能指标	3.5.1 影响Cache性能的因素	3.5.2 Cache的性能指标	第4章 Pentium系列处理器	4.1 Pentium处理器基本型	4.1.1 处理器内部结构
	4.1.2 Pentium的寄存器	4.1.3 指令格式和寻址方式	4.1.4 Pentium的工作模式	4.1.5 特权级保护	4.1.6 Pentium处理器采用的新技术	4.1.7 Pentium的Cache
	4.2 Pentium MMX(多能奔腾)	4.2.1 Pentium MMX简介	4.2.2 MMX技术的基本概念	4.2.3 MMX技术对编程环境的扩展	4.2.4 SSE技术	4.3 Pentium Pro(高能奔腾)
	4.3.1 CISC与RISC体系的结合	4.3.2 Pentium Pro的内部结构	4.3.3 Pentium Pro的主要技术改进	4.3.4 Pentium Pro的其他技术	4.4 Pentium 处理器	4.4.1 概述
	4.4.2 Pentium 的主要改进	4.4.3 Pentium 的Cache	4.4.4 封装	4.5 Pentium 处理器	4.5.1 Pentium 的sse指令集.....	第5章 RISC处理器技术
	第6章 微机总线	第7章 微机多功能器件	第8章 64位处理器	第9章 系统性能评价	思考题	参考文献

<<现代微处理器及总线技术>>

编辑推荐

将现代处理器不断引入的新技术作为线索；首先以Intel处理器为背景，主要介绍从Intel 80286直到Pentium 4、Prescott、Pentium D等的体系结构和新技术（Intel8086作了简单介绍），如虚存支持技术、超级标量结构、流水线、指令重调度、寄存器重命名、多线程、双核及多核技术、显示并行计算等。

其次，介绍面向64位计算平台的多种64位处理器的体系结构和新技术，如IA-64（Itanium）、AMD、PowerPC、SunSPARC、Alpha等处理器。

再次，全面系统地介绍微机总线的发展过程以及总线标准、总线仲裁机制、总线技术的最新发展状况。

此外，本书还简要介绍了微机系统中的多功能芯片组以及系统的性能评价方法和常用的性能评价指标。

本书可以作为本科高年级学生和研究生的教材，也可供工程技术人员参考。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>