第一图书网, tushu007.com

<<数字逻辑EDA设计与实践>>

图书基本信息

书名：<<数字逻辑EDA设计与实践>>

13位ISBN编号：9787118046564

10位ISBN编号：7118046566

出版时间：2006-8

出版时间：国防工业出版社

作者：刘昌华

页数：405

字数：664000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书所涉及的内容包含EDA技术，可编程逻辑器件CPLD/FPGA的基本概念和基本知识以及MAX+plus II和Quartus II等EDA开发工具的使用方法和技巧，通过大量设计实例详细地介绍了基于EDA技术的层次化设计方法。

本书的特点是以数字逻辑电路和系统设计为主线，结合丰富的实例按照由浅入深的学习规律，循序渐进，逐步引入相关EDA技术和工具，通俗易懂，重点突出。

本书适合作为EDA技术、数字逻辑基础设计、课程设计的教材和指导书，它可用于大学高年级学生、研究生教学及电子设计工程师技术培训，课程设计和更新其采用VHDL语言和可编程逻辑器件的电子设计方法学方面的知识和技术内容，也可供从事数字逻辑电路和系统设计的电子工程师参考。

书籍目录

第1章 EDA概述 1.1 EDA技术及其发展 1.2 硬件描述语言 1.3 EDA技术的层次化设计方法与流程 1.4 EDA与传统硬件电路设计方法的比较 1.5 EDA技术在《数字逻辑》课程中的应用 1.6 EDA软件简介 1.7 互联网上的EDA资源 1.8 习题第2章 可编程逻辑基础 2.1 可编程逻辑器件的发展历程及特点 2.2 可编程逻辑器件的分类 2.3 简单PLD原理 2.4 CPLD 2.5 FPGA 2.6 FPGA与CPLD之比较 2.7 CPLD/FPGA的设计流程 2.8 可编程逻辑器件的发展趋势 2.9 Altera公司的CPLD/FPGA产品概述 2.10 习题第3章 MAX+plus IIG开发工具 ……第4章 VHDL设计基础第5章 Quartus II开发系统第6章 数字系统的EDA设计参考文献

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com