

<<微型计算机原理与应用>>

图书基本信息

书名：<<微型计算机原理与应用>>

13位ISBN编号：9787118058673

10位ISBN编号：711805867X

出版时间：2008-8

出版时间：国防工业出版社

作者：杨艳慈

页数：266

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微型计算机原理与应用>>

内容概要

《21世纪高等职业教育规划教材：微型计算机原理与应用》以培养学生应用能力为主线，注重理论与实际相结合，并以大量实例进行分析讲解，思路清晰，层次结构分明，内容细致、透彻，便于自学。

《21世纪高等职业教育规划教材：微型计算机原理与应用》既可以作为高等职业院校、高等专科学校计算机类、通信类、控制类、电子类及机电类专业的教学用书，也可作为工程技术人员的参考资料。

书籍目录

第1章 微型计算机的基础知识1.1 概述1.1.1 微型计算机的发展概况1.1.2 微型计算机的特点和应用1.1.3 微型计算机的分类1.1.4 微型计算机的主要性能指标1.2 计算机的基本结构和工作原理1.2.1 计算机的基本结构1.2.2 计算机的工作原理1.3 微型计算机的系统结构1.3.1 微型计算机的系统与系统的层次结构1.3.2 微型计算机的硬件结构1.3.3 微型计算机的软件系统思考题与习题第2章 微型计算机中的数制与编码2.1 数制及编码2.1.1 数值型数据表示及其转换2.1.2 非数值型数据的编码2.2 二进制数在计算机中的表示2.2.1 机器数与真值2.2.2 带符号数的机器数表示2.2.3 实数的机器数表示2.3 计算机中数值数据的运算2.3.1 补码的加减运算2.3.2 溢出的概念及判断方法2.3.3 数值数据的逻辑运算思考题与习题第3章 8086微处理器3.1 8086微处理器的结构3.1.1 8086的功能结构3.1.2 8086的寄存器结构3.2 8086的引脚信号及工作模式3.2.1 最小模式和最大模式的概念3.2.2 8086的引脚及其功能3.2.3 最小模式及其系统结构3.2.4 最大模式和系统组成3.3 8086的存储器分段组织3.3.1 8086的存储器地址空间和数据存储格式3.3.2 存储器的分段结构3.3.3 8086系统中的堆栈3.4 8086的总线工作周期思考题与习题第4章 8086的指令系统4.1 寻址方式4.1.1 数据操作数的寻址方式4.1.2 转移地址寻址方式4.2 8086指令系统4.2.1 数据传送指令4.2.2 算术运算类指令4.2.3 位操作类指令4.2.4 串操作指令4.2.5 控制转移指令4.2.6 处理器控制指令4.3 DOS功能调用4.3.1 DOS软件中断和系统功能调用4.3.2 常用的几种系统功能调用思考题与习题第5章 汇编语言程序设计5.1 汇编语言程序设计的方法5.1.1 汇编语言程序设计的过程5.1.2 程序设计的基本结构5.1.3 程序设计的方法5.2 汇编语言源程序的结构5.2.1 分段结构5.2.2 汇编语言源程序语句的类型及组成5.2.3 名字和标号5.2.4 助记符和定义符5.2.5 操作数5.2.6 注释5.3 伪操作指令5.3.1 数据定义伪指令5.3.2 符号定义伪指令5.3.3 段定义伪指令5.3.4 过程定义伪指令5.3.5 其他伪操作指令5.4 汇编语言程序的上机过程5.4.1 建立汇编语言的工作环境5.4.2 汇编语言程序上机调试的步骤思考题与习题第6章 半导体存储器6.1 概述6.1.1 半导体存储器的分类6.1.2 半导体存储器的组成6.1.3 半导体存储器的主要性能指标6.2 随机存储器6.2.1 静态随机存储器6.2.2 动态随机存储器6.3 只读存储器6.3.1 掩膜ROM6.3.2 可编程ROM6.3.3 可擦除、可编程ROM6.3.4 电可擦除可编程ROM6.3.5 Flash存储器6.4 存储器与CPU的接口技术6.4.1 存储器与CPU的连接6.4.2 存储器的扩展技术6.4.3 存储器的地址译码6.4.4 8086存储器子系统的设计思考题与习题第7章 输入输出接口7.1 输入输出接口概述7.1.1 IO接口的概念7.1.2 CPU与IO之间的接口信号7.1.3 IO接口的一般结构7.2 IO端口及其寻址方式7.2.1 IO端口与端口的操作7.2.2 IO端口的寻址方式7.2.3 IBM-PC系统中的IO端口地址分配7.3 CPU与外设之间的数据传送方式7.3.1 无条件传送方式7.3.2 查询传送方式7.3.3 中断传送方式7.3.4 直接存储器存取方式思考题与习题第8章 中断控制器8.1 中断概述8.1.1 中断基本概念8.1.2 中断源与中断识别8.1.3 中断优先级排队方式8.1.4 中断过程8.2 8086的中断系统8.2.1 8086系统的向量中断8.2.2 8086系统的中断结构8.2.3 8086中断响应周期8.2.4 中断向量表的建立8.3 可编程中断控制器8259A8.3.1 8259A的功能结构8.3.2 8259A的工作方式8.3.3 8259A的级联使用8.4 8259A在微型计算机系统中的应用8.4.1 8259A的编程命令的使用8.4.2 8259A应用举例思考题与习题第9章 定时计数器9.1 定时计数器概述9.1.1 定时计数器的分类9.1.2 定时方法9.2 可编程计数定时控制器9.2.1 8253外部特性9.2.2 8253内部结构9.2.3 方式选择控制字9.2.4 8253的通道工作方式9.2.5 8253的编程9.3 8253应用举例思考题与习题第10章 并行通信与并行接口10.1 并行传输概述10.1.1 并行传输的特点10.2 简单的并行接口10.3 可编程并行接口8255A10.3.1 8255结构及特点10.3.2 8255A的方式0及其应用10.3.3 工作方式1应用举例10.3.4 8255方式2的应用10.3.5 8255A与LED数码管接口应用举例思考题与习题第11章 串行通信与串行接口11.1 串行通信接口概述11.1.1 串行通信11.1.2 串行通信协议11.1.3 典型串行接口11.1.4 串行数据的传送方式11.2 可编程串行通信接口芯片8251A11.2.1 8251A内部结构及功能11.2.2 8251A的控制字及其工作方式11.3 8251A串行接口应用举例思考题与习题附录A ASCII码表附录B ASCII码表中控制符号的定义附录C DOS系统功能调用表 (INT 21H) 参考文献

<<微型计算机原理与应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>