

<<EDA技术应用>>

图书基本信息

书名：<<EDA技术应用>>

13位ISBN编号：9787120001261

10位ISBN编号：7120001264

出版时间：2004-1

出版时间：电子工业出版社

作者：朱运利 编

页数：246

字数：427000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<EDA技术应用>>

内容概要

本书以教育部制定的相关专业课程教学的基本要求为依据，贯彻了2003年10月在南昌召开的全国高等职业教育教材研讨会的精神，并根据高职教育的教学要求和办学特点，以提高学生的实践能力和技能水平为目的，介绍了现行的EDA技术。

全书共分8章，主要内容包括：Protel 99 SE软件技术应用、Multisim 2001仿真技术应用、硬件描述语言和可编程逻辑器件技术及其相应的开发软件。

本书强调能力的培养，注重理论联系实际，突出应用性，内容叙述深入浅出，将知识点和能力点有机结合，较全面地讲解了EDA技术的具体应用，并介绍了目前最新型的可编程逻辑器件和开发应用软件。在相关章节后安排有实验实训内容，使学生通过本课程的学习能对EDA技术应用有一个较全面的了解。

本教材适用于应用电子技术、电子信息、通信技术、工业自动化和计算机应用技术等相关高职专业，也可供相关专业技术人员使用参考。

书籍目录

第1章 绪论 1.1 关于本教材 1.2 Protel 99 SE软件介绍 1.3 Multisim 2001软件介绍 1.4 可编程逻辑器件技术介绍
第2章 应用Protel 99 SE设计电路原理图 2.1 概述 2.2 Protel 99 SE基础知识 2.3 原理图设计（基础篇）
2.4 原理图设计（提高篇）第3章 应用Protel 99 SE设计电路板图 3.1 概述 3.2 知识基础 3.3 电路板设计步骤（基础篇）
3.4 电路板设计步骤（提高篇）第4章 Multisim 2001电路仿真软件的应用 4.1 概述 4.2 知识基础 4.3 电路原理图的建立
4.4 电路的仿真与分析方法 4.5 Multisim的后处理功能 4.6 Multisim 2001应用举例第5章 可编程逻辑器件 5.1 可编程逻辑器件概述
5.2 复杂可编程逻辑器件 5.3 现场可编程门阵列 5.4 在系统可编程模拟器件（ispPAC） 5.5 可编程逻辑器件的设计流程
第6章 Max+plus II设计软件的应用 6.1 软件功能简介 6.2 知识基础 6.3 常用设计输入法介绍 6.4 基本应用 6.5 Max+plus II应用举例
第7章 硬件描述语言VHDL 7.1 概述 7.2 VHDL语言的基本结构 7.3 VHDL的基本知识 7.4 VHDL的主要描述语句 7.5 子程序、程序包、库和配置
7.6 VHDL的设计举例第8章 其他可编程逻辑器件设计软件介绍 8.1 Quartus II设计软件 8.2 ispDesignEXPERT设计软件
8.3 PAC-Designer设计软件参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>