

<<计算机组成原理与汇编语言程序设计>>

图书基本信息

书名：<<计算机组成原理与汇编语言程序设计>>

13位ISBN编号：9787121005749

10位ISBN编号：7121005743

出版时间：2005-1

出版时间：电子工业出版社

作者：徐洁,俸远祯

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书是1999年出版的国家“九五”规划教材《计算机组成原理与汇编语言程序设计》的第2版。全书从微体系结构层、指令系统层、汇编语言层三个层次和CPU、存储系统、输入/输出系统及其互连三大系统出发，建立整机的概念，并体现软硬结合的思想。

全书共3篇8章，系统介绍基础知识，计算机系统分层结构，存储系统和输入/输出系统。

本教材免费提供电子教案。

本书系统全面，实例丰富，适合于作为高等学校计算机及相关专业教材，也可作为IT技术人员的参考书。

书籍目录

第1篇 基础知识 第1章 绪论 1.1 计算机的基本概念 1.2 计算机系统的硬、软件组成 1.3 层次结构模型 1.4 计算机的工作过程 1.5 数字计算机的特点与性能指标 1.6 计算机的发展与应用 习题1 第2章 计算机中的信息表示 2.1 数值型数据的表示 2.2 字符的表示 2.3 指令信息的表示 2.4 校验技术 习题2 第2篇 计算机系统分层结构 第3章 微体系结构层——CPU组织 3.1 CPU的组成和功能 3.2 算术逻辑部件ALU和运算方法 3.3 CPU模型机的组成及其数据通路 3.4 组合逻辑控制原理 3.5 微程序控制器原理 3.6 精简指令集计算机 第4章 指令系统层 4.1 80×86CPU 4.2 80×86CPU的寄存器和主存储器 4.3 80×86CPU的指令系统 习题4 第5章 汇编语言层 5.1 概述 5.2 汇编语言语句格式 5.3 80×86宏汇编语言数据、表达式和运算符 5.4 80×86宏汇编语言伪指令 5.5 宏指令 5.6 汇编语言程序设计基本技术 习题5 第3篇 存储系统与输入/输出系统 第6章 存储系统 6.1 概述 6.2 存储原理 6.3 主存储器的组织 6.4 高速缓冲存储器Cache 6.5 外部存储器 6.6 物理存储系统的组织 6.7 虚拟存储系统的组织 习题6 第7章 输入/输出系统 7.1 概述 7.2 直接程序控制方式 7.3 程序中断方式 7.4 DMA方式 7.5 通道与IOP 7.6 系统总线 7.7 典型外设接口 习题7 第8章 I/O设备与I/O程序设计 8.1 概述 8.2 键盘 8.3 打印机 8.4 显示器 习题8 附录A ASCII码字符表参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>