第一图书网, tushu007.com

<<EDA技术习题与实验>>

图书基本信息

书名：<<EDA技术习题与实验>>

13位ISBN编号：9787121006814

10位ISBN编号：7121006812

出版时间：2005-1

出版时间：电子工业出版社

作者：江国强

页数：246

字数：410000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书是《EDA技术与应用》的配套教材。
全书共8章，分别为EDA技术概述、EDA工具软件的使用方法、VHDL、Verilog HDL、AHDL、常用EDA工具软件、可编程逻辑器件和EDA技术的应用。
每章包含教学要求、内容提要、同步练习和同步练习参考答案等内容，大部分章中还包含实验内容。
　本书的同步练习提供了填空题、单项选择题、分析题、设计编程应用题和实验思考题等不同类型习题约600道，并包括全国研究生EDA竞赛试题。
每道习题都提供了参考答案，全部分析题和设计编程应用题都通过了MAX+plus II或ModelSim的编译和仿真，确保无误。
　本书的实验主要以MAX+plus II软件为工具，来完成数字系统的原理图输入设计，以及VHDL、Verilog HDL和AHDL的文本输入设计的编辑、编译、仿真、引脚锁定和编程下载等操作，并在GW48 EDA开发实验平台上，实现对设计电路的硬件验证。
另外还提供了Quartus II、ModelSim和NCLaunch等不同EDA工具软件的实验内容。
　本书可作为高等工科院校电子、通信、信息和自动化等专业师生进行EDA技术学习的辅导教材。

书籍目录

第1章 EDA技术概述 1.1 教学要求 1.2 内容提要 1.3 同步练习 填空题 单项选择题 1.4 同步练习参考答案 填空题 单项选择题第2章 EDA工具软件的使用方法 2.1 基本要求 2.2 内容提要 2.3 同步练习 填空题 单项选择题 应用题 2.4 同步练习参考答案 填空题 单项选择题 应用题 2.5 实验 【实验1】 1位全加器设计 【实验2】 4选1数据选择器的设计 【实验3】 触发器设计 【实验4】 8位加法器设计 【实验5】 计数器设计 【实验6】 有时钟使能的两位十进制计数器设计 【实验7】 两位十进制频率计原理图设计第3章 VHDL 3.1 基本要求 3.2 内容提要 3.3 同步练习 填空题 单项选择题 应用题 3.4 同步练习参考答案 填空题 单项选择题 应用题 3.5 实验 【实验1】 8位加法器设计 【实验2】 触发器设计 【实验3】 4位二进制加法计数器设计 【实验4】 8位右移移位寄存器设计 【实验5】 4位十进制频率计设计 【实验6】 秒表设计 【实验7】 计时电路设计第4章 Verilog HDL 4.1 基本要求 4.2 内容提要 4.3 同步练习 填空题 单项选择题 应用题 4.4 同步练习参考答案 填空题 单项选择题 应用题 4.5 实验 【实验1】 8位加法器设计 【实验2】 触发器设计 【实验3】 4位二进制加法计数器设计 【实验4】 8位右移移位寄存器设计 【实验5】 4位十进制频率计设计 【实验6】 秒表设计第5章 AHDL 5.1 基本要求 5.2 内容提要 5.3 同步练习 填空题 单项选择题 应用题 5.4 同步练习参考答案 填空题 单项选择题 应用题 5.5 实验第6章 常用EDA工具软件第7章 可编程逻辑器件第8章 EDA技术的应用主要参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com