

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787121011535

10位ISBN编号：7121011530

出版时间：2005-5-1

出版时间：电子工业出版社

作者：张申科,崔葛瑾

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书共8章，简明、系统地介绍数字逻辑基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路及其应用、脉冲信号的产生和整形、可编程逻辑器件、模数转换和数模转换等内容。

本书的语言精练，适应少学时教学，但又保持内容的完整性，同时适量地介绍新技术、新器件。书中有较多的实用性例题，以拓宽知识面，有利于培养学生的应用能力。

本书可作为高等院校电子信息类各专业的教材，也可供其他相关专业选用和工程技术人员参考。

<<数字电子技术基础>>

书籍目录

第1章 数字逻辑基础 1.1 脉冲信号及其参数 1.2 数字系统中数的表示方法 1.3 逻辑代数 本章习题第2章 逻辑门电路 2.1 半导体器件的开关特性和分立元件门电路 2.2 TTL门电路 2.3 ECL门电路 2.4 MOS门电路 本章习题第3章 组合逻辑电路 3.1 组合逻辑电路的分析 3.2 组合逻辑电路的设计 3.3 常用组合逻辑电路 3.4 组合电路中的竞争冒险 本章习题第4章 时序逻辑电路的基本器件——触发器 4.1 RS触发器的基本特性和电路结构 4.2 其他激励功能的触发器 4.3 555定时器 4.4 常用集成触发器简介 本章习题第5章 时序逻辑电路及其应用 5.1 时序逻辑电路的基本概念 5.2 典型时序逻辑电路 5.3 一般时序逻辑电路的分析方法 5.4 一般同步时序逻辑电路的设计方法 5.5 集成计数器及其应用 5.6 集成移位寄存器及其应用 5.7 随机访问存储器 本章习题第6章 脉冲信号的产生和整形 6.1 多谐振荡器 6.2 单稳触发器 6.3 施密特触发器 本章习题第7章 可编程逻辑器件 7.1 可编程逻辑器件的基本概念 7.2 低密度的可编程逻辑器件 7.3 高密度可编程逻辑器件的原理和应用 7.4 PLD的开发过程 7.5 硬件描述语言简介 本章习题第8章 模数转换和数模转换 8.1 数模转换器 (DAC) 8.2 数模转换器 (ADC) 本章习题参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>