

<<Altium Designer6.0中文>>

图书基本信息

书名：<<Altium Designer6.0中文版FPGA设计教程>>

13位ISBN编号：9787121026164

10位ISBN编号：7121026163

出版时间：2006-5

出版时间：电子工业出版社

作者：闫胜利

页数：299

字数：500000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Altium Designer6.0中文>>

内容概要

本书以Potel最新高端版本Altium Designer 6.0为开发平台，详细介绍了VHDL语言的语法基础、模块设计方法以及测试平台程序的编写方法。

以多个实际设计实例为线索，从多个角度详细地介绍了在Altium Designer6.0系统中设计FPGA项目的步骤。

以NanoBoard-NB1开发器和系统中虚拟仪器的使用方法。

本书可作为大专院校电子类、计算机类、自动化类、机电类专业的教材或教学参考书，也可供数字电子电路设计人员和大规模集成电路设计工程师参考。

书籍目录

第1章 Altium Designer 6.0简介 1.1 Protel软件的最新高端版本Altium Designer 6.0介绍 1.2 Altium Designer 6.0特点 1.3 Altium Designer 6.0的安装与激活 1.4 Altium Designer 6.0中文版FPGA设计环境简介 1.5 思考与练习第2章 创建FPGA项目及系统参数设置 2.1 创建FPGA项目 2.2 Altium Designer 6.0FPGA设计环境简介 2.3 系统参数优先设定 2.4 FPGA系统参数优先设定 2.5 仿真波形参数设置 2.6 思考与练习第3章 VHDL语言程序设计基础 3.1 FPGA的基本结构 3.2 VHDL语言简介 3.3 VHDL程序设计的基本结构 3.4 VHDL语言的标识符 3.5 VHDL的对象 3.6 标准数据类型 3.7 用户自定义数据类型 3.8 VHDL的运算操作符及表达式 3.9 属性的描述与定义 3.10 思考与练习第4章 VHDL语法基础 4.1 VHDL语言的顺序语句 4.2 并行语句 (concurrent_statements) 4.3 思考与练习第5章 VHDL程序中的信号处理第6章 系统仿真及测试程序设计第7章 VHDL语言设计FPGA实例第8章 设计项目的逻辑综合第9章 FPGA综合布线设计实例第10章 NanoBoard-NB1开发器第11章 嵌入式系统设计第12章 设备控制器和虚拟仪器附录参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>