

<<ADSP TS20XS系列DSP原理与应>>

图书基本信息

书名：<<ADSP TS20XS系列DSP原理与应用设计>>

13位ISBN编号：9787121033537

10位ISBN编号：7121033534

出版时间：2007-1

出版时间：电子工业出版社

作者：刘书明,罗勇江

页数：464

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<ADSP TS20XS系列DSP原理与应>>

内容概要

本书主要介绍美国模拟器件公司(ADI)最新高档DSP系列——ADSP TS20XS的硬件组成原理,指令系统及软件设计,应用系统设计技术等方面的内容。

主要包括处理器内核结构、存储器组织结构以及I/O资源;ADSP TS20XS指令系统组成、系统程序优化设计以及多DSP系统的软件设计;应用系统设计中包括功耗及散热设计、电源设计、高速时钟系统设计、多DSP系统设计和ADSP TS20XS设计实例等内容。

本书面向广大电子工程设计人员,大专院校通信工程、电子工程、计算机应用、工业自动化等专业的教师、研究生和高年级学生,还可以作为相关专业高年级学生和研究生的教材。

<<ADSP TS20XS系列DSP原理与应>>

书籍目录

第1章 概述1.1 Tiger SHARC系列DSP简介1.2 ADSP TS20XS系列DSP的特点及应用1.3 ADSP TS20XS的引脚说明第2章 ADSP TS20XS系列DSP硬件组成原理2.1 ADSP TS20XS系列DSP结构2.2 ADSP TS20XS系列DSP计算内核2.3 ADSP TS20XS系列DSP寻址2.4 ADSP TS20XS系列DSP程序控制2.5 ADSP TS20XS内部总线第3章 ADSP TS20XS系列DSP存含有器组织3.1 ADSP TS20XS的寻址空间3.2 ADSP TS20XS的存储器组织3.3 ADSP TS20XS系列DSP寄存器第4章 ADSP TS20XS系列DSP的I/O资源4.1 ADSP TS20XS系列DSP的中断4.2 DMA传输4.3 ADSP TS20XS系列DSP的差分链路口第5章 ADSP TS20XS系列DSP指令系统5.1 ADSP TS20XS系列DSP指令集简介5.2 ADSP TS20XS系列DSP指令集5.3 ADSP TS20XS系列DSP指令并行规则和约束条件第6章 ADSP TS20XS系列DSP接口设计6.1 外部总线接口6.2 SDRAM接口6.3 链路口6.4 ADSP TS20XSGN FPGA接口举例第7章 ADSP TS20XS系列DSP系统设计7.1 ADSP TS20XS系列DSP系统耗及散热设计7.2 ADSP TS20XS系列DSP系统电源设计7.3 ADSP TS20XS系统时钟要求及高速时钟系统设计7.4 JTAG接口有关问题第8章 ADSP TS20XS系列DSP系统程序优化设计8.1 程序优化设计思路8.2 引起处理器流水线操作延时和影响的因素8.3 存储器优化配置第9章 多DSP系统设计及实例9.1 多DSP系统组成模型9.2 简化多DSP系统的复杂度9.3 多DSP系统的设计实例9.4 ADSP TS20XS WCDMA基带处理板的PCB设计第10章 多DSP系统的软件设计10.1 多系统引导程序设计10.2 多DSP系统的数据传输方式和系统工作模式字的作用附录A ADSP TS20XS系列DSP引脚分配与封装参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>