

<<数字电路与系统>>

图书基本信息

书名：<<数字电路与系统>>

13位ISBN编号：9787121034930

10位ISBN编号：712103493X

出版时间：2007-2

出版时间：电子工业

作者：王兢

页数：314

字数：525000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与系统>>

内容概要

数字电子技术是信息、通信、计算机、自动控制等领域工程技术人员必须掌握的基本理论和技能。本书从实际需求出发,由浅入深讲解了数制、逻辑门电路、逻辑代数、组合逻辑电路、触发器、时序逻辑电路、脉冲波形、数字系统设计、数模/模数转换电路、半导体存储器及可编程逻辑软件、硬件描述语言VHDL等内容,并有大量习题,供学生巩固所学知识。

本书不仅是一面向电子、自动化、计算机、信息、通信、自动控制等电类专业及机电一体化、化工等非电类专业学业的基础课优秀教材,而且也适合电类工程技术人员及实验员作为参考用书。

<<数字电路与系统>>

书籍目录

第1章 数字逻辑基础 1.1 数字电路 1.2 数制 1.3 数制间的转换 1.4 代码 1.5 带符号的二进制数
习题第2章 逻辑门电路 2.1 概述 2.2 逻辑门电路介绍 2.3 半导体二极管和三极管的开关特性 2.4 分立器件门电路 2.5 TTL集成门电路 2.6 MOS门电路 2.7 TTL与CMOS电路的连接 习题第3章 逻辑代数基础 3.1 逻辑代数运算法则 3.2 逻辑函数的标准形式 3.3 逻辑函数的公式化简法 3.4 逻辑函数的卡诺图化简法 习题第4章 组合逻辑电路 4.1 组合逻辑电路分析 4.2 组合逻辑电路设计 4.3 编码器 4.4 译码器 4.5 数据选择器 4.6 数值比较器 4.7 加法电路 4.8 组合逻辑电路的竞争冒险 习题第5章 触发器第6章 时序逻辑电路第7章 脉冲波形的产生与变换第8章 数字系统设计基础第9章 数模与模数转换第10章 半导体存储器及可编程逻辑器件第11章 硬件描述语言VHDL参考文献

<<数字电路与系统>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>