

<<微机原理与接口技术实用教程>>

图书基本信息

书名：<<微机原理与接口技术实用教程>>

13位ISBN编号：9787121053405

10位ISBN编号：7121053403

出版时间：2008-1

出版时间：电子工业

作者：刘红玲

页数：299

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与接口技术实用教程>>

内容概要

《微机原理与接口技术实用教程》系统介绍了微型计算机的组成、微处理器的内部结构、工作原理、汇编语言程序设计及接口技术的原理和实现方法。

全书分10章,内容包括微型计算机基础知识、微处理器概述、8086/8088指令系统、汇编语言程序设计、主存储器系统、输入/输出接口技术、中断技术、常用可编程接口芯片、常用人机交互设备及接口、微型计算机总线及I/O接口标准等。

《微机原理与接口技术实用教程》可作为高等院校本、专科计算机和相关专业的教材,也可作为非计算机专业本科生的微型计算机原理、汇编语言程序设计或接口技术等课程的教材或参考书。

<<微机原理与接口技术实用教程>>

书籍目录

第1章 微型计算机基础及工作原理 1.1 数制 1.1.1 数制的基数与权 1.1.2 不同进制数间的转换 1.2 计算机中数据的表示 1.2.1 数值数据的表示 1.2.2 机器数的定点表示与浮点表示 1.2.3 非数值数据的表示 1.3 微型计算机的基本组成电路 1.3.1 触发器 1.3.2 寄存器 1.3.3 加法电路与算术逻辑单元 1.3.4 三态输出电路 1.3.5 存储器 1.4 微型计算机结构的简化形式 1.4.1 模型机结构介绍 1.4.2 模型机的指令系统 1.4.3 模型机的程序设计 1.4.4 执行指令的过程 1.4.5 控制器 1.5 微型计算机的工作原理 1.5.1 微型计算机的硬件基本结构 1.5.2 程序存储及程序控制 习题1 第2章 微处理器 2.1 微处理器概述 2.1.1 微处理器的基本概念 2.1.2 微处理器基本结构与功能 2.1.3 微处理器的发展过程 2.2 8086/8088微处理器结构 2.2.1 执行部件(EU) 2.2.2 总线接口部件(BIU) 2.2.3 BIU与EU的动作协调原则 2.2.4 存储器组织 2.3 8086/8088微处理器工作模式及外部结构 2.3.1 指令周期、总线周期及时钟周期 2.3.2 8086/8088 CPU的引脚信号和功能 2.3.3 8086在最小模式和最大模式下的典型配置 2.4 8086/8088微处理器的基本时序 2.4.1 最小模式下的典型时序 2.4.2 最大模式下的典型时序 2.5 80x86至Pentium系列微处理技术概述 2.5.1 Pentium微处理器的内部结构 2.5.2 Pentium微处理器的特点 2.5.3 Pentium微处理器的程序设计模型 2.5.4 Pentium微处理器的工作模式 2.6 嵌入式系统和嵌入式处理器概述 习题2 第3章 8086/8088指令系统 3.1 8086/8088指令格式与寻址方式 3.1.1 指令的基本格式 3.1.2 指令的寻址方式 3.1.3 8086/8088操作数的寻址方式 3.2 数据传送类指令 3.2.1 通用数据传送指令 3.2.2 交换传送指令 3.2.3 堆栈操作指令 3.2.4 有效地址传送指令 3.2.5 换码指令 3.2.6 标志寄存器传送指令 3.2.7 输入/输出数据传送指令 3.3 算术运算类指令 3.3.1 加法指令 3.3.2 减法指令 3.3.3 乘法和除法指令 3.4 逻辑运算与移位指令 3.4.1 逻辑运算指令 3.4.2 移位指令 3.5 串操作类指令 3.5.1 重复前缀指令 3.5.2 字符串指令 3.5.3 字符串指令举例 3.6 控制转移类指令 3.6.1 无条件转移指令 3.6.2 调用和返回指令 3.6.3 条件转移指令 3.6.4 循环控制指令 3.7 标志处理和处理器控制类指令 习题3 第4章 汇编语言程序设计 第5章 半导体存储器及其接口 第6章 微型计算机I/O接口基础 第7章 微型计算机总线及I/O接口标准 第8章 中断 第9章 常用可编程接口芯片 第10章 人机交互设备及接口 附录A DEBUG主要命令 附录B DOS系统功能调用(INT 21H) 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>