

<<微机原理与汇编语言>>

图书基本信息

书名：<<微机原理与汇编语言>>

13位ISBN编号：9787121059902

10位ISBN编号：7121059908

出版时间：2008-4

出版时间：电子工业出版社

作者：王钰 等著

页数：327

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与汇编语言>>

内容概要

本书以8086机型为背景，详细介绍了微型计算机系统的基本组成、工作原理和实际应用，并适当介绍了80286、80386、80486和Pentium微型机的特点。

主要内容包括：微型计算机概述，计算机中信息的表示方法，80x86系列微型计算机的体系结构，指令系统和寻址方式，汇编语言程序设计，存储器，输入/输出系统，中断和常用的可编程接口芯片。本书提供配套的电子课件和教学资源。

本书内容精炼，实例丰富，可作为高等院校计算机等专业相关课程的教材，也可供从事微机硬件或软件工作的工程技术人员参考。

<<微机原理与汇编语言>>

书籍目录

第1章 微型计算机概述	1.1 引言	1.2 微型计算机系统的组成	1.2.1 微型计算机系统的三个层次	1.2.2 微型计算机的硬件系统	1.2.3 微型计算机的软件系统	1.3 微型计算机的发展	1.4 微型计算机的工作原理	思考题与习题1
第2章 计算机中信息的表示方法	2.1 数的表示及运算	2.1.1 无符号数的表示及运算	2.1.2 带符号数的表示及运算	2.1.3 定点数和浮点数	2.1.4 二进制编码的十进制数(BCD码)	2.2 计算机中常用的字符编码	2.2.1 字符编码	2.2.2 汉字编码(国标码)
思考题与习题2	第3章 80x86系列微型计算机的体系结构	3.1 8086/8088 CPU	3.1.1 8086/8088 CPU的编程结构	3.1.2 8086/8088 CPU的引脚及其功能	3.1.3 8088与8086的比较	3.2 8086/8088系统总线的构成	3.2.1 最小模式下系统总线的构成	3.2.2 最大模式下系统总线的构成
3.3 存储器和I/O的组织	3.3.1 存储器的组织	3.3.2 8086/8088的I/O组织	3.3.3 80386/80486系统的存储器结构	3.4 80x86系统的操作和总线周期	3.4.1 系统的复位和启动操作	3.4.2 总线操作	3.4.3 最小模式下的总线保持	3.4.4 最大模式下的总线请求/允许
3.4.5 80x86系统时序介绍	3.5 从80286到Pentium系列的技术发展	3.5.1 80x86寄存器组	3.5.2 80x86存储器管理	3.5.3 80286微处理器	3.5.4 80386微处理器	3.5.5 80486微处理器	3.5.6 Pentium系列微处理器	思考题与习题3
第4章 8086, 8088指令系统和寻址方式	4.1 8086/8088指令系统的寻址方式	4.1.1 操作数的种类	4.1.2 寻址方式	4.2 8086/8088指令码格式	4.3 8086/8088指令系统	4.3.1 数据传输指令	4.3.2 算术运算指令	4.3.3 位操作指令
4.3.4 串操作指令	4.3.5 控制转移指令	4.3.6 处理器控制指令	4.4 80x86指令系统	4.4.1 80x86寻址方式	4.4.2 80286扩充的和增加的指令	4.4.3 80386、80486扩充和增加的指令	4.4.4 Pentium系列处理器增加的指令	思考题与习题4
第5章 汇编语言程序设计	5.1 汇编语言的基本概念	5.2 汇编语言源程序的格式	5.2.1 分段结构	5.2.2 汇编语言语句的类型和格式	5.3 伪指令语句	5.3.1 数据定义伪指令	5.3.2 符号定义伪指令	5.3.3 段定义伪指令
5.3.4 过程定义伪指令	5.3.5 模块定义与连接伪指令	5.4 宏指令语句	5.4.1 MACRO/ENDM	5.4.2 PURGE	5.4.3 宏指令与子程序的区别	5.5 汇编语言程序的上机过程	5.5.1 用编辑程序建立汇编语言源程序文件(ASM文件)	5.5.2 用汇编程序将ASM文件汇编成目标程序文件(OBJ文件)
5.5.3 用连接程序生成可执行程序文件(EXE文件)	5.5.4 程序的执行	5.5.5 汇编语言和操作系统DOS的接口	5.5.6 DOS系统功能调用	5.6 汇编语言程序设计的基本方法	5.6.1 汇编语言程序设计的基本过程	5.6.2 程序结构化的概念	5.6.3 简单程序设计	5.6.4 分支程序设计
5.6.5 循环程序设计	5.6.6 子程序设计	5.7 程序设计举例	5.7.1 代码转换	5.7.2 表的处理和应用	思考题与习题5	第6章 存储器	6.1 概述	6.1.1 半导体存储器的分类
6.1.2 半导体存储器的主要技术指标	6.2 随机存取存储器(RAM)	6.2.1 静态RAM(SRAM)	6.2.2 动态RAM(DRAM)	6.3 只读存储器(ROM)	6.3.1 掩模式ROM(MROM)	6.3.2 可编程只读存储器(PROM)	6.3.3 可擦写只读存储器(EPROM)	6.3.4 电擦写可编程只读存储器(E2PROM)
6.3.5 闪速存储器	6.4 存储器的组织	6.4.1 存储器的结构	6.4.2 8086系统的存储器组织	6.4.3 80x86存储系统简介	思考题与习题6	第7章 输入/输出系统	7.1 输入/输出接口概述	7.1.1 输入输出与接口电路
7.1.2 CPU与外设间交换的信息	7.1.3 接口电路的功能	7.1.4 I/O主要讨论的两个问题	7.2 I/O端口的编址方法	7.2.1 I/O端口地址与内存单元地址统一编址方式	7.2.2 I/O端口地址与内存单元地址独立编址方式	7.3 I/O传输的控制方式	7.3.1 程序控制的I/O方式	7.3.2 中断控制的I/O方式
7.3.3 直接存储器存取(DMA) I/O方式	7.3.4 IOP(输入/输出处理机)方式	思考题与习题7	第8章 中断系统	8.1 中断的基本原理	8.1.1 中断过程	8.1.2 中断源的识别	8.1.3 中断优先级的确定	8.2 8086中断系统
8.2.1 8086中断类型	8.2.2 8086的中断处理	8.2.3 80386/80486的中断	8.3 8086中断矢量的建立	8.3.1 绝对地址置入法	8.3.2 使用串送存指令装入法	8.3.3 使用DOS调用	8.3.4 直接装入法	8.4 可编程中断控制器芯片8259A
8.4.1 8259A的内部结构及引脚	8.4.2 8259A的中断管理方式	8.4.3 8259A的编程	8.4.4 8259A与微机的硬件中断	思考题与习题8	第9章 常用的可编程接口芯片	9.1 可编程并行通信接口芯片8255A	9.1.1 并行通信与并行接口	9.1.2 8255A的内部结构和功能
9.1.3 8255A的工作方式及编程	9.1.4 8255A的应用举例	9.2 可编程串行通信接口芯片8251A	9.2.1 串行通信与串行接口	9.2.2 8251A的内部结构和功能	9.2.3 8251A的初始化编程	9.2.4 8251A的应用举例	9.3 可编程定时/计数器接口芯片8253	9.3.1 8253的内部结构和引脚
9.3.2 8253的工作方式	9.3.3 8253的编程	9.3.4 8253的应用举例	9.4 数/模和模/数转换技术及其接口	9.4.1 D/A转换器	9.4.2 A/D转换器	9.5 通用串行总线USB	9.5.1 USB概述	9.5.2 USB总线的物理接口

USB集线器9.5.4 USB的信号9.5.5 USB设备的连接思考题与习题9参考文献

<<微机原理与汇编语言>>

编辑推荐

本书是《微型计算机原理与汇编语言》一书的修订版，主要内容包括：微型计算机概述，计算机中信息的表示方法，80x86系列微型计算机的体系结构，指令系统和寻址方式，汇编语言程序设计，存储器，输入/输出系统，中断和常用的可编程接口芯片等。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>