

<<OrCAD电路设计与实践>>

图书基本信息

书名：<<OrCAD电路设计与实践>>

13位ISBN编号：9787121092695

10位ISBN编号：7121092697

出版时间：2009-8

出版时间：电子工业出版社

作者：华春梅 等著

页数：223

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<OrCAD电路设计与实践>>

内容概要

针对Cadence SPB 16.0软件，以具体的电路为范例，讲解PCB设计的全过程。原理图设计采用Capture CIS软件，讲解元器件原理图符号的创建、原理图设计及原理图绘制的后处理等；PCB设计采用Capture/Layout Plus软件，在介绍PCB设计基础知识的基础上，详尽讲解元器件封装的创建，PCB的布局、布线，以及PCB设计的后处理技术等。

《OrCAD电路设计与实践》给出了许多实用范例，并在每章后给出了相应的练习题，以便读者能尽快掌握该工具的使用并设计出高质量的PCB。

《OrCAD电路设计与实践》适合从事电路设计的技术人员阅读，也可作为高等学校相关专业的教学用书。

书籍目录

第1章 软件安装及License设置1.1 概述1.2 软件安装1.3 本章小结第2章 Capture原理图设计的工作平台2.1 OrCAD/Capture CIS软件功能介绍2.2 原理图工作环境2.3 设置图纸参数2.3.1 设置颜色 (Colors/Print) 2.3.2 设置格点属性 (Grid Display) 2.3.3 杂项的设置 (Miscellaneous) 2.3.4 设置其他参数2.4 设置设计模板2.4.1 字体设置 (Fonts) 2.4.2 标题栏的设置 (Title Block) 2.4.3 页面尺寸的设置 (Page Size) 2.4.4 格点参数设置 (Grid Reference) 2.4.5 层次图属性设置 (Hierarchy) 2.4.6 SDT兼容性设置 (SDT Compatibility) 2.5 设置打印属性2.6 本章小结2.7 边学边练第3章 单页式原理图的绘制3.1 原理图设计规范3.2 Capture的基本名词术语3.3 建立新项目3.4 放置元器件3.4.1 放置基本元器件3.4.2 元器件的基本操作3.4.3 放置电源和接地符号3.4.4 完成元器件的放置3.5 修改元器件序号和元器件值3.6 连接电路图3.6.1 导线的连接3.6.2 总线的连接3.6.3 线路示意图3.7 添加文本和图像3.8 标题栏的处理3.9 建立压缩文档3.10 本章小结3.11 边学边练第4章 平坦式和层次式原理图设计4.1 平坦式原理图的设计4.1.1 平坦式原理图的特点与结构4.1.2 平坦式原理图设计示例4.2 层次式原理图的设计4.2.1 层次式原理图的特点与结构4.2.2 层次式原理图的设计范例4.3 混合式原理图的设计4.4 平坦式原理图与层次式原理图的适用范围4.5 本章小结4.6 边学边练第5章 创建元器件及元器件库的管理5.1 Capture元器件库的特点5.1.1 OrCAD\Capture元器件类型5.1.2 关于“Design Cache” 5.2 创建单个元器件5.2.1 直接创建元器件5.2.2 用电子表格创建元器件5.2.3 大元器件的分割5.3 创建复合封装的元器件5.3.1 创建U?A5.3.2 创建U?B、U?C、U?D、U?E和U?F5.4 本章小结5.5 边学边练第6章 原理图绘制的后续处理6.1 概述6.1.1 电路设计的后续处理流程6.1.2 后续处理的命令菜单6.2 元器件编号6.2.1 自动编号 (Annotate) 6.2.2 回注 (Back Annotate) 6.3 设计规则检查6.3.1 DRC的设置6.3.2 常见DRC错误及解决方法.....第7章 PCB设计基础第8章 Layout Plus软件的参数设置第9章 创建元器件封装及库管理第10章 PCB设计第11章 PCB设计的后续处理第12章 OrCAD电路设计综合实例附录A Capture元器件库附录B Layout封装库参考文献

<<OrCAD电路设计与实践>>

章节摘录

第1章 软件安装及License设置 本章简单介绍Cadence SPB16.0软件的基础知识，然后给出该软件的安装过程，并给出License的设置方法，可供读者在安装软件时参考。

1.1 概述 1.本书内容 本书内容包括以下两部分。

第1部分介绍原理图输入工具的使用。

原理图输入采用OrCAD公司的Design Entry CIS。

Design Entry cis——对应于以前版本的Capture和Capture CIS，是Cadence公司收购原OrCAD公司的产品，是国际上通用的标准原理图输入工具，设计快捷方便，图形美观，与PADS实现了无缝链接 第2部分介绍PCB设计工具的使用。

本书介绍的是Cadence公司的Layout Plus工具 2.计算机配置要求 EDA软件对计算机系统的硬件和软件的要求比较高。

由于运行EDA软件时占用较大的内存空间，若系统配置不足，就有可能发生“死机”现象，导致EDA软件运行失常，因此建议使用者尽可能使用较高配置的计算机。

.....

<<OrCAD电路设计与实践>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>