

<<Cadence Allegro SPB >>

图书基本信息

书名：<<Cadence Allegro SPB 16.3常用功能与应用实例精讲>>

13位ISBN编号：9787121128011

10位ISBN编号：7121128012

出版时间：2011-2

出版时间：电子工业

作者：何勇//孙宏海//刘明

页数：491

字数：805000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Cadence Allegro SPB >>

内容概要

cadence allegro spb是目前应用很广的高速电路设计平台，本书针对其最新版本16.3系列，通过实例精讲的形式详细介绍了该平台的常用功能、应用设计的方法和技巧。

全书共分4篇18章，第1篇为allegro spb

原理图设计，介绍了allegro spb 功能特点、系统配置与安装、design entry

cis原理图设计平台、制作原理图元件封装，以及原理图设计规范及其实例；第2篇为pcb布板设计，系统介绍了pcb

editor布板设计环境、元件pcb的封装制作及其实例、建立电路板图、约束管理器及约束设置、pcb布局技术及实例、铺铜技术及其实例、pcb布线技术及实例、pcb后续处理、设计输出，以及高速pcb设计事项总结；第3篇为pcb板仿真，包括si仿真准备、仿真环境与主要技术；第4篇介绍了spb电路设计综合实例，通过dsp的数字视频处理系统、dsp及fpga的图像处理卡电路实例综合应用allegro spb的设计技术。

读者学习后可以举一反三，设计水平将快速提高，实现从入门到精通。

《cadence allegro spb

16.3常用功能与应用实例精讲》适合计算机、自动化和电子及硬件等相关专业的大学生，以及从事allegro

spb设计的科研人员使用。

<<Cadence Allegro SPB >>

书籍目录

第1篇 原理图设计

第1章 allegro spb 16.3概述

- 1.1 常用eda软件
- 1.2 cadence 软件平台构成
- 1.3 allegro spb 16.3的新功能
- 1.4 pcb典型设计流程
- 1.5 安装allegro spb 16.3

第2章 design entry cis原理图设计平台

- 2.1 design entry cis软件组成
- 2.2 文件类型
- 2.3 原理图工作界面
- 2.4 设置基本参数
- 2.5 绘图的基本操作

第3章 创建元件原理图封装

- 3.1 元件类型和元件库
- 3.2 项目实例
- 3.3 制作元件原理图封装

第4章 原理图设计规范及实例

- 4.1 原理图设计的一般规范
- 4.2 原理图实例——伺服电控系统

第2篇 pcb布板设计

第5章 pcb editor设计平台

- 5.1 pcb editor界面
- 5.2 设置pcb editor工作环境
- 5.3 pcb editor的基本操作

第6章 元件pcb封装制作及其实例

- 6.1 pcb封装理论
- 6.2 pcb封装的命名规则
- 6.3 pcb封装制作方法及其实例

第7章 建立电路板图

- 7.1 建立板框机械符号
- 7.2 创建电路板
- 7.3 导入网表
- 7.4 工程板图效果

第8章 约束管理器及约束设置

第9章 pcb布局技术及其实例

第10章 pcb铺铜操作及其实例

第11章 pcb布线技术及其实例

第12章 pcb后续处理

第13章 pcb设计输出

第14章 高速pcb设计概要

第3篇 pcb板仿真

第15章 仿真前的准备工作

第16章 pcb板的si仿真技术

第4篇 spb电路设计综合实例

第17章 经典实例1——dsp数字视频处理系统

第18章 经典实例2——基于fpga+sdram的图像显示板设计

<<Cadence Allegro SPB >>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>