

<<PADS 9.0高速电路板设计与仿真>>

图书基本信息

书名：<<PADS 9.0高速电路板设计与仿真>>

13位ISBN编号：9787121133633

10位ISBN编号：7121133636

出版时间：2011-5

出版时间：电子工业

作者：康辉

页数：280

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<PADS 9.0高速电路板设计与仿真>>

内容概要

《pads

9.0高速电路板设计与仿真》由浅入深地介绍了设计高速pcb的软件平台pads9.0的使用方法和技巧，详细介绍了原理图设计、元器件库、pcb元器件的布局、布线及高速pcb的设计仿真等内容。另外，还着重介绍了使用pads软件进行完整信号分析和仿真分析的方法。通过本书的学习，读者可以掌握使用pads设计高速pcb的方法。

《pads

9.0高速电路板设计与仿真》结合实例讲解软件使用方法和电路设计的基本流程，同时各章都配备了习题，通过学与练结合的方式，加深读者对知识的学习和运用能力。

《pads

9.0高速电路板设计与仿真》既适合于初学pcb设计的读者学习使用，也适合于有一定pcb设计基础的初次学习pads的读者，还可作为高等院校相关专业学生的教学用书。

书籍目录

第1章 概述

- 1.1 pads的发展
- 1.2 pads9.0的新功能及特点
- 1.3 pads9.0软件的安装
- 1.4 习题

第2章 pads logic图形用户界面

- 2.1 pads logic交互操作过程
- 2.2 pads logic用户界面
- 2.3 自定义
- 2.4 pads logic文件操作
- 2.5 常用设计参数的设置
- 2.6 习题

第3章 pads logic原理图设计

- 3.1 添加和编辑元器件
- 3.2 建立和编辑连线
- 3.3 总线操作
- 3.4 修改设计数据
- 3.5 定义设计规则
- 3.6 习题

第4章 pads logic元器件库管理

- 4.1 pads logic元器件类型
- 4.2 创建引脚封装
- 4.3 创建cae封装
- 4.4 新的元器件类型的创建
- 4.5 习题

第5章 pads logic文件输出

- 5.1 创建网络表
- 5.2 创建报告文件
- 5.3 创建智能pdf文件
- 5.4 原理图辅助功能设置
- 5.5 习题

第6章 pads logic高级应用

- 6.1 pads logic中的ole对象
- 6.2 pads logic和pads layout的接口
- 6.3 工程设计更改 (eco)
- 6.4 习题

第7章 dxdesigner原理图设计

- 7.1 dxdesigner项目创建
- 7.2 dxdesigner原理图绘制
- 7.3 dxdesigner元器件创建
- 7.4 dxdesigner与pads layout间数据通
- 7.5 习题

第8章 pads layout图形用户界面

- 8.1 pads layout交互操作过程
- 8.2 工作空间的使用

<<PADS 9.0高速电路板设计与仿真>>

8.3 自定义的 gui 图形用户界面

8.4 习题

第9章 pads layout pcb设计

9.1 设计准备

9.2 输入设计数据

9.3 元器件的布局

9.4 元器件布局操作

9.5 eco工程更改

9.6 布线编辑

9.7 增加测试点

9.8 定义平面分隔

9.9 覆铜

9.10 射频设计模块

9.11 自动尺寸标注工具

9.12 加中/英文文本

9.13 验证设计

9.14 习题

第10章 pads layout库操作

10.1 管理库

10.2 创建元器件类型

10.3 创建封装

10.4 习题

第11章 pads layout文件输出

11.1 不同的装配版本输出

11.2 输出报告

11.3 计算机辅助制造

11.4 习题

第12章 pads router布线操作

12.1 pads router功能简介

12.2 pads router的操作界面

12.3 pads router设计规则

12.4 pads router设计准备

12.5 交互式布线

12.6 高速布线

12.7 自动布线

12.8 pads router 设计规则检查

12.9 习题

第13章 信号完整性分析

13.1 信号完整性概述

13.2 集成电路的模型

13.3 电磁兼容性设计

13.4 习题

第14章 hyperlynx布线前仿真

14.1 linesim进行仿真工作的基本方法

14.2 进入信号完整性原理图

14.3 在linesim中对传输线进行设置

14.4 叠层编辑器

<<PADS 9.0高速电路板设计与仿真>>

14.5 在linesim中进行窜扰仿真

14.6 linesim的差分信号仿真

14.7 对网络的linesim仿真

14.8 习题

第15章 hyperlynx布线后仿真

15.1 boardsim进行仿真工作的基本方法

15.2 整板的信号完整性

15.3 在boardsim中运行交互式仿真

15.4 使用示波器进行交互式仿真

15.5 使用频谱分析仪进行emc仿真

15.6 习题

参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>