

<<计算机实用技术基础>>

图书基本信息

书名：<<计算机实用技术基础>>

13位ISBN编号：9787302060550

10位ISBN编号：730206055X

出版时间：2002-12

出版时间：清华大学出版社

作者：吕继祥

页数：332

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机实用技术基础>>

前言

自20世纪80年代,计算机技术在会计记账、财务管理、金融、税务、保险等经济活动中广泛运用以来,信息技术迅猛发展,并正以其广泛的影响和强大的生命力向社会生活的各个领域、环节和细胞迅速扩展和渗透,信息的全球化、数字化、网络化已是势不可挡,社会生活信息化已是不以人的意志为转移的世界潮流,计算机已成为人们日常生活必不可少的工具和伴侣。

因此,审计人员“如不掌握计算机技术,将失去审计的资格”。

为了顺应这一历史潮流,近年来,审计署实施了对审计人员的计算机基础知识和操作技能的培训,审计人员已可以使用计算机进行文字编辑,利用电子表格进行数据处理,为推广应用办公软件、审计软件打下了基础。

但是,仅有具备基础知识的人员,尚不能完成我们面临的开展计算机审计的任务。

为此,审计署于2001年起开展计算机审计中级培训。

其目标是使参加中级培训的审计人员成为计算机审计骨干,标准是“五能”,即:一能打开被审计单位数据库;二能将被审计单位的数据转换过来;三能使用审计软件进行查询、分析;四能在审计现场搭建临时网络;五能排除常见的软硬件故障。

2001年审计署举办了三期集中培训,有130多人通过严格的考试,这些同志在审计一线发挥了骨干作用,取得了很好的成绩。

实践证明,中级培训制定的目标是正确的,选择的课程内容是适当的。

审计人员盼望已久的“金审工程”已于今年5月正式启动,审计机关将进行大规模的信息化建设

。随着“金审工程”的推进,在全面改善审计机关信息化物质条件的同时,更要逐步形成与时俱进的现代审计方式和手段,以提高审计质量,降低审计风险,真正实现从单一的事后审计转向事后审计与事中审计相结合、从单一的静态审计转向静态审计与动态审计相结合、从单一的现场审计转向现场审计与远程审计相结合,全面履行法定职责,充分发挥审计监督在维护经济秩序和促进廉洁高效政府建设中的重要作用。

而这一切都取决于是否有一支既精通审计业务,又熟练运用信息技术的审计队伍。

为适应“金审工程”建设中培训计算机审计中级骨干和建立审计系统考试制度的需要,审计署计算机技术中心和干部培训中心,根据《中级培训大纲和考试大纲》,组织有关专家、学者在总结培训经验、广泛调查研究的基础上,编写了这套《计算机审计中级培训系列教材》。

可以相信,这套教材能使更多的审计人员进一步学习掌握计算机技术,从而为实现“金审工程”确定的目标贡献力量。

<<计算机实用技术基础>>

内容概要

《审计署计算机审计中级培训系列教材：计算机实用技术基础》分硬件篇和软件篇，共10章。

第1章讲述计算机体系结构知识，介绍了计算机的基本原理和组成。

第2章至第5章分别讲述了计算机系统的各个子系统，向读者详细介绍了组成计算机的基本构件和评价参考标准。

第6章介绍了硬盘分区及系统安装，包括较详细的DOS命令解析，对深入了解和使用计算机不可或缺。

第7章主要介绍了windows系统，特别是设备管理、软件安装与卸载、注册表的管理与应用。

第8章介绍了桌面信息管理工具Outlook2000的使用。

第9章介绍了Internet基础知识及网络应用，包括计算机系统安全等。

第10章从中级应用的角度介绍了程序设计和软件工程的基本知识，为读者深入学习计算机编程奠定基础。

《审计署计算机审计中级培训系列教材：计算机实用技术基础》力图帮助读者站在理论和应用相结合的高度，以一个新的角度、新的思路解决实际问题。

《审计署计算机审计中级培训系列教材：计算机实用技术基础》特别强调了实用性，又不乏系统性和科学性。

《审计署计算机审计中级培训系列教材：计算机实用技术基础》可作为审计人员或相近行业人员的中级培训教材、高等院校计算机基础课程的教材或教学参考书，也可供广大计算机爱好者阅读和参考。

<<计算机实用技术基础>>

书籍目录

上篇——硬件篇：计算机的硬件组成第1章 计算机体系结构1.1 存储程序与冯·诺依曼体制1.2 信息的数字化表示和编码1.2.1 数制1.2.2 带符号的二进制数的编码1.2.3 信息的数字化表示1.3 指令和程序1.3.1 指令和指令系统1.3.2 程序1.3.3 可执行文件1.4 存储器1.4.1 存储系统的层次结构1.4.2 主存储器的种类1.4.3 主存储器与CPU的连接1.4.4 主存储器的校验方法1.5 中央处理器1.5.1 运算器1.5.2 控制器1.6 输入与输出1.6.1 输入输出的相关硬件1.6.2 输入输出系统1.7 系统引导1.7.1 MS-DOS : DOS的模块结构1.7.2 MS-DOS各模块的功能1.7.3 DOS引导过程习题第2章 主机系统2.1 CPU2.1.1 CPU的技术规格和性能指标2.1.2 典型CPU的介绍2.1.3 CPU的频率设置和超频使用2.2 主机板2.2.1 主机板的组成、种类和基本性能指标2.2.2 总线技术简介2.2.3 芯片组2.2.4 典型主机板的介绍2.2.5 主板的新技术介绍2.3 内存2.3.1 有关内存的基本概念2.3.2 内存的种类和规格2.3.3 性能参数2.3.4 常见内存的编号与标示2.3.5 内存检测的设置2.3.6 常见的内存简介2.3.7 几种新型的内存2.3.8 内存条的安装和升级习题第3章 存储系统3.1 硬盘3.1.1 硬盘的接口技术3.1.2 硬盘的有关术语和性能指标3.1.3 主流硬盘介绍3.1.4 硬盘和软盘驱动器的安装3.2 软盘3.3 光驱3.3.1 深入了解光盘驱动器3.3.2 有关光驱的术语与技术指标3.3.3 主流CD-ROM的介绍3.3.4 光驱的新技术3.3.5 CD-ROM的安装。3.4 可移动存储器3.4.1 刻录机3.4.2 可移动硬盘3.4.3 其他的移动存储器习题第4章 输出系统4.1 显示系统4.1.1 显示卡4.1.2 显示器4.2 音效系统4.2.1 声卡4.2.2 音箱4.3 打印系统4.3.1 打印机4.3.2 绘图仪习题第5章 网络系统与输入系统5.1 网络系统5.1.1 modem卡5.1.2 网卡5.1.3 网络支持5.2 输入系统5.2.1 键盘5.2.2 鼠标5.2.3 扫描仪5.2.4 智能输入设备5.3 计算机系统总览5.3.1 硬件集成总览5.3.2 软件集成总览习题下篇——软件篇：计算机的软件环境第6章 硬盘分区与Windows系统安装6.1 DOS操作系统6.1.1 DOS操作系统的产生和发展6.1.2 DOS操作系统的功能6.1.3 DOS操作系统的组成6.1.4 虚拟DOS环境与VDM6.1.5 DOS程序的执行6.2 常用DOS命令及实用程序6.2.1 常用文件操作命令6.2.2 常用目录操作命令6.2.3 常用磁盘操作命令6.2.4 其他内部命令6.2.5 实用网络命令程序6.3 硬盘分区6.3.1 硬盘分区准备6.3.2 硬盘分区操作6.4 Windows安装6.4.1 安装方式6.4.2 安装步骤习题第7章 深入掌握Windows操作系统7.1 Windows操作系统的演变与分类7.1.1 Windows3.x7.1.2 Windows9X / Me7.1.3 WindowsNT / 20007.1.4 WindowsXP7.1.5 Windows的优点与不足7.2 设备管理7.2.1 启动“设备管理器7.2.2 使用“设备管理器7.3 软件的安装与卸载7.3.1 软件安装7.3.2 软件的卸载7.4 注册表管理7.4.1 注册表的结构7.4.2 注册表的备份和恢复7.4.3 注册表的修改应用实例：7.4.4.调整注册表的禁止与允许设置7.4.5 注册表检查器Scanreg (Scanregw) 的使用习题第8章 桌面信息管理工具Outlook20008.1 中文Outlook2000基础8.1.1 Outlook2000的启动8.1.2 Outlook2000的初始设置8.1.3 Outlook2000的视窗组成.....第9章 Internet网络基础第10章 程序设计与软件工程基础附录——上机实验

<<计算机实用技术基础>>

章节摘录

为了控制指令序列的执行顺序，人们设置了一个程序（指令）计数器让它存放当前指令所在的存储单元的地址。

如果程序现在是顺序执行的，每取出一条指令后PC内容加1，指示下一条指令该从何处取得。

如果程序将转移到某处，就将转移后的地址送入PC，以便按新地址去读取后继指令。

所以，PC就像一个指针，一直指示着程序的执行进程，也就是指示控制流的形成。

程序与数据都采用二进制代码，可按照PC的内容作为地址读取指令，再按照指令给出的操作数地址去读取数据。

由于多数情况下程序是顺序执行的，所以大多数指令需要依次紧挨着存放。

除了个别即将使用的数据可以紧挨着指令存放外，一般将指令和数据分别存放在该程序区中的不同区域。

（3）由运算器、存储器、控制器、输入装置和输出装置等五大部件组成计算机系统，并规定了这五部分的基本功能。上述的这些概念奠定了现代计算机的基本结构思想，并开创了程序设计的新时代。

到目前为止，绝大多数计算机仍沿用这一体制，成为诺依曼机体制。

传统的诺依曼体制从本质上讲是采取串行顺序处理的工作机制，即使有关数据已经准备好，也必须逐条执行指令序列。

而提高计算机性能的根本方向之一是并行处理。

因此，近年来人们在谋求突破传统的冯·诺依曼体制的束缚，这种努力被称为非诺依曼化。

对所谓非诺依曼化的探讨仍在争议中，一般认为它表现为以下三个方面的努力：在诺依曼体制范畴内对传统诺依曼机进行改造。如采用多个处理部件形成流水处理，依靠时间上的重叠提高处理效率；又如组成阵列机结构，形成单指令流多数据流，提高处理速度。

这些方向已比较成熟，成为标准结构。

用多个诺依曼机组成多机系统，支持并行算法结构。这方面的研究目前比较活跃。

从根本上改变诺依曼机的控制流驱动方式。例如，采用数据流驱动工作方式的数据流计算机，只要数据已经准备好，有关的指令就可并行地执行。

这是真正非诺依曼化的计算机，它为并行处理开辟了新的前景，但由于控制的复杂性，仍处于试验探索之中，不在本书的讨论范围之内。

图1.1以框图的形式表示出数字计算机的基本硬件组成，典型的数字计算机硬件由五大部分组成，即运算器、存储器、控制器、输入设备、输出设备。

在本节中出现的如下概念是下面几节要阐述的重点：信息的数字化表示、存储器、处理器（运算器和控制器）、输入与输出。

<<计算机实用技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>