

## <<数字电路与逻辑设计>>

### 图书基本信息

书名：<<数字电路与逻辑设计>>

13位ISBN编号：9787302090724

10位ISBN编号：7302090726

出版时间：2004-7

出版时间：清华大学出版社

作者：林红

页数：250

字数：406000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电路与逻辑设计>>

### 内容概要

本书以简洁、通俗、先进和实用的原则精心编写，重点是方法和能力的培养。

本书主要内容有数字逻辑电路基础知识、逻辑门、逻辑代数与逻辑函数、组合逻辑电路、触发器、时序逻辑电路、半导体存储器和可编程逻辑器件、脉冲波形的产生与变换、数模和模数转换器。

本书每章有小结、习题（或思考题），并附有部分习题答案，便于教学和自学。

本书可作为高等学校和成人同等教育有关专业数字电路课程的教材。

教学学时为40-60。

本书也可供工程技术人员自学和参考。

## &lt;&lt;数字电路与逻辑设计&gt;&gt;

## 书籍目录

第1章 数字逻辑电路基础知识 1.1 数字电路的特点 1.2 数制 1.3 不同进制数之间的转换 1.4 二进制代码 1.5 基本逻辑运算 1.6 小结 习题第2章 逻辑门电路 2.1 基本逻辑门电路 2.2 TTL数字集成逻辑门电路 2.3 ECL逻辑门电路 2.4 其他双极型逻辑门 2.5 MOS逻辑门电路 2.6 数字集成电路使用中应注意的问题 2.7 小结 习题第3章 逻辑代数与逻辑函数 3.1 基本逻辑运算 3.2 逻辑函数的变换和化简 3.3 逻辑函数的卡诺图化简法 3.4 逻辑函数门电路的实现 3.5 小结 习题第4章 组合逻辑电路 4.1 组合逻辑电路的分析与设计 4.2 组合逻辑电路的竞争冒险 4.3 编码器 4.4 译码器 4.5 数据分配器与数据选择器 4.6 加法器与算术逻辑单元 4.7 数值比较器 4.8 小结 习题第5章 触发器 5.1 RS触发器 5.2 JK触发器 5.3 D触发器与T触发器 5.4 触发器的建立时间和保持时间 5.5 小结 习题第6章 时序逻辑电路 6.1 时序逻辑电路的基本概念 6.2 时序逻辑电路的分析 6.3 同步时序电路的设计方法 6.4 计数器 6.5 寄存器 6.6 算法状态机 6.7 小结 习题第7章 半导体存储器和可编码逻辑器件第8章 脉冲波形的产生与变换第9章 数模和模数转换器附录A 国家标准GB4728.12-85附录B 常用逻辑符号对照表附录C TTL和CMOS逻辑门电路的技术参数附录D 国家标准GB3430-82《国产半导体集成电路型号命名法》部分习题答案参考文献

<<数字电路与逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>