

<<VHDL芯片设计>>

图书基本信息

书名：<<VHDL芯片设计>>

13位ISBN编号：9787302097297

10位ISBN编号：7302097291

出版时间：2004-11-1

出版时间：清华大学出版社

作者：林灶生,刘新民,刘绍汉

页数：458

字数：715000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<VHDL芯片设计>>

内容概要

本书由浅入深、循序渐进地介绍了Xilinx公司提供的VHDL语言，从逻辑电路设计的发展过程、VHDL语言中各部分的特性、VHDL语言的属性……到层级式模式模块化的电路设计、过程设计及程序包的设计和建立，全面探讨了整个VHDL语言的特性和设计技巧。

书中附有许多程序范例，所有程序范例皆验证无误，并已经收录到配书的压缩文档中。本书适合于理工学院电子系、电机系学习芯片设计课程的学生及VHDL初学者，或已经有基础概念且有志于开发数字集成电路芯片的中级读者使用。

<<VHDL芯片设计>>

书籍目录

第1章 集成电路设计的发展 1.1 使用小规模集成电路元件进行设计 1.2 使用中规模集成电路元件进行设计 1.3 使用大规模和超大规模集成电路元件进行设计 1.4 FRGA 元件的规划方式 1.5 什么是VHDL第2章 VHDL 语言的程序结构 2.1 VHDL 语言的程序结构 2.2 注释栏 2.3 库程序 2.4 实体 2.5 端口 2.6 架构 2.7 架构的描述方式 2.8 完整的VHDL 程序的要素 2.9 标识符及大小写第3章 数据对象和数据类型 3.1 数据类型 3.2 预定义数据类型 3.3 自定义数据类型 3.4 IEEE Std_logic_1164 程序包 3.5 数据对象 3.6 运算符 3.7 常用符号第4章 属性、并发性、顺序性 4.1 属性 4.2 数值属性 4.3 函数属性 4.4 信号属性 4.5 类型属性 4.6 范围属性 4.7 电路架构的描述第5章 以数据流风格来描述 5.1 并发性语句 5.2 直接式信号设定 < = 5.3 条件式信号设定when...else 5.4 选择性信号设定with...select...when第6章 以行为风格来描述架构 6.1 process 语句 6.2 if 语句 6.3 case...is...when 语句 6.4 循环语句 6.5 等待语句.....第7章 以结构风格来描述架构第8章 函数、过程和程序包第9章 状态机、计算器、移位寄存器附录A VHDL的保留字附录B 完整的系统操作流程附录C 命令文件内常用的命令附录D 国内外电气图形符号对照表

<<VHDL芯片设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>