

<<计算机组成原理教师用书>>

图书基本信息

书名：<<计算机组成原理教师用书>>

13位ISBN编号：9787302113164

10位ISBN编号：7302113165

出版时间：2005-8

出版时间：第1版 (2005年8月1日)

作者：蒋本珊

页数：245

字数：346000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机组成原理教师用书>>

内容概要

本书是与“21世纪大学本科计算机专业系列教材”中的《计算机组成原理》（主教材）一书完全配套的教师用书。

全书共分8章，与主教材的结构相同，每一章都按基本内容要求、误点疑点解惑、相关知识介绍和教材习题解答四大版块进行组织。

全书概念清楚、通俗易懂、由浅入深，其核心内容是每一章的误点疑点解惑和相关知识介绍两大版块。

各章中都以专题的形式对有关问题进行了比较详细和深入的讨论，并且通过一些例题来帮助读者加深对“计算机组成原理”课程所学知识的理解。

教材习题解答版块则给出了主教材中所附全部习题的详细解答过程和参考答案。

本书是教师讲授“计算机组成原理”课程的教学参考书，也可以作为学生学习本课程的参考用书。

<<计算机组成原理教师用书>>

书籍目录

第1章 概论 1.1 基本内容要求 1.2 误点疑点解惑 1.主机 2.单总线 3.完整的计算机系统 4.硬件、软件的功能划分与逻辑上的等价 5.机器字长和数据通路宽度 1.3 相关知识介绍 1.冯·诺依曼型计算机及其计算机系统结构的发展 2.微处理器 3.三态门和总线电路 4.系列机与兼容机 5.计算机的多层次结构 6.广义语言与计算机程序 7.透明性 1.4 教材习题解答第2章 数据的机器层次表示 2.1 基本内容要求 2.2 误点疑点解惑 1.真值和机器数的区别 2.模与补码表示法 3.原码和补码的区别 4.定点数的表示范围 5.浮点数的表示范围 6.浮点数的规格化 7.移码偏置值的选择 8.定点数与浮点数的比较 9.3种汉字编码的区别 10.十进制数的BCD编码 11.奇偶校验位的形成和奇偶校验码的检测 2.1 基本内容要求 2.2 误点疑点解惑 1.真值和机器数的区别 2.模与补码表示法 3.原码和补码的区别 4.定点数的表示范围 5.浮点数的表示范围 6.浮点数的规格化 7.移码偏置值的选择 8.定点数与浮点数的比较 9.3种汉字编码的区别 10.十进制数的BCD编码 11.奇偶校验位的形成和奇偶校验码的检测 2.3 相关知识介绍 1.补码 $[X]_{\text{补}}$ 与真值 X 的转换 2.原码 $[X]_{\text{原}}$ 与补码 $[X]_{\text{补}}$ 的转换 3.浮点数的表数范围 4.浮点数尾数基数的选择 5.IEEE 754标准的浮点数 6.汉字的字形码 7.校验码的码距 8.海明编码 9.循环冗余校验码的模2运算 10.循环冗余校验码的编码和校验过程 11.循环冗余校验码的纠错原理 2.4 教材习题解答 第3章 指令系统 3.1 基本内容要求 3.2 误点疑点解惑 1.指令长度 2.双操作数运算类指令的执行 3.地址个数对程序长度和指令长度的影响 4.不同地址数指令的进一步分析 5.非规整性编码——扩展操作码法 6.地址码位数与主存容量和最小寻址单位的关系 7.指令寻址和数据寻址 8.常见数据寻址方式分析 9.各种数据寻址方式的速度比较 10.变址寻址和基址寻址的区别 11.相对寻址中的位移量 12.存储器堆栈的操作 13.返回指令的地址字段 14.输入输出指令的设置 3.3 相关知识介绍 1.操作码优化法——Huffman编码 2.操作码优化法——扩展操作码 3.面向不同对象的寻址方式 4.变址寻址和间接寻址的比较 5.程序在主存中的定位技术 6.缩短指令中地址码长度的方法 7.存储器堆栈组织 8.其他程序控制类指令 9.对指令系统的基本要求 3.4 教材习题解答 第4章 数值的机器运算第5章 存储系统和结构第6章 中央处理器第7章 外部设备第8章 输入输出系统参考文献

<<计算机组成原理教师用书>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>