

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787302133841

10位ISBN编号：7302133840

出版时间：2006-8

出版时间：清华大学出版社

作者：刘永华、王成端

页数：356

字数：547000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与接口技术>>

内容概要

本书以培养学生应用能力为主线，力求理论与实际相结合，并注意反映微型计算机技术的最新发展。全书共11章，包括概述、微处理器、8086/8088的指令系统、汇编语言程序设计、总线技术、地址译码技术与存储器接口、中断处理技术与DMA技术、并行接口与定时/计数技术、串行通信接口、人机交互设备接口、模拟接口技术等内容。

本书可作为应用型本科院校计算机科学与技术专业、高职高专计算机应用及相关电子类专业的专业课教材，同时也可作为相关工程技术人员的学习参考书。

<<微机原理与接口技术>>

书籍目录

第1章 概述 1.1 微型计算机基本构成 1.1.1 硬件系统 1.1.2 软件系统 1.1.3 微型计算机的工作过程 1.2 数据表示与运算 1.2.1 进位计数制与不同基数制之间的转换 1.2.2 二进制数和十六进制数运算 1.2.3 数据表示 1.2.4 定点数与浮点数 1.3 计算机语言基本概念 1.3.1 机器语言 1.3.2 汇编语言 1.3.3 高级语言 1.4 微机接口基本概念 1.4.1 接口的定义 1.4.2 为什么要专门研究接口 1.4.3 接口的分类 1.5 习题

第2章 微处理器 2.1 8086/8088微处理器 2.1.1 8086CPU的内部结构 2.1.2 8086CPU寄存器组织 2.1.3 8086CPU引脚功能 2.1.4 8086/8088CPU的存储器组织和I/O组织 2.1.5 最小方式和最大方式下的基本配置 2.1.6 8086CPU内部时序 2.2 80386微处理器 2.2.1 80386 CPU的内部结构 2.2.2 80386 CPU的寄存器结构 2.2.3 80386 CPU的引脚功能 2.2.4 80386的总线周期和内部时序 2.2.5 80386系统的存储器结构和I/O结构 2.3 80486到Pentium 微处理器 2.3.1 Intel 80486 2.3.2 Pentium 2.3.3 Pentium Pro 2.3.4 Pentium MMX 2.3.5 Pentium 2.3.6 Pentium 2.3.7 Pentium 2.4 习题

第3章 8086/8088的指令系统 3.1 寻址方式 3.1.1 操作数类型 3.1.2 寻址方式 3.2 指令系统 3.2.1 数据传送指令 3.2.2 算术运算指令 3.2.3 逻辑运算指令 3.2.4 移位指令 3.2.5 转移指令 3.2.6 字符串操作指令 3.2.7 处理器控制指令 3.2.8 输入/输出指令 3.2.9 中断指令 3.3 习题

第4章 汇编语言程序设计 第5章 总线技术 第6章 地址译码技术及存储器接口 第7章 中断处理技术与DMA技术 第8章 并行接口及定时/计数技术 第9章 串行通信接口 第10章 人机交互设备接口 第11章 模拟接口技术参考文献

<<微机原理与接口技术>>

编辑推荐

全书内容重点突出，层次分明。
书中并未对微机原理与接口技术的所有内容泛泛而谈，而是针对教学对象的特点进行内容的合理分配。
由浅入深，循序渐进，对应用性较强的内容进行重点描述，而实际使用较少的内容只做简单介绍。
所举例题注意综合性与设计性相结合，使学生做到学以致用。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>