<<微机原理与汇编语言实用教程>>

图书基本信息

书名：<<微机原理与汇编语言实用教程>>

13位ISBN编号：9787302134176

10位ISBN编号：7302134170

出版时间：2007-2

出版时间：清华大学出版社

作者：方立友

页数：238

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与汇编语言实用教程>>

内容概要

本书以80X86微处理器为例，详细介绍了微型计算机原理与汇编语言程序设计。

全书共11章，分别介绍CPU、8086/8088指令系统、存储器系统、汇编语言程序设计基本方法与技巧、输入输出及中断使用方法、总线技术发展概况和实用附录等。

为便于学习，每章都有丰富的应用实例和习题，帮助读者在实践中掌握微机原理与汇编语言所需的基本知识和基本技能。

本书深入浅出，循序渐进，注重应用示例分析，具有较强的系统性、先进性、实用性，是针对职业技术教育的特点而编写的。

本书适合作为高校计算机及相关专业的教材，也适合作为高职高专计算机软件及应用等专业的教材，也可作为电子类、信息类、自动化类等专业的教材或参考书，同时也适用于成人教育学院、本科院校举办的二级职业技术学院及计算机等级考试（三级PC技术）。

<<微机原理与汇编语言实用教程>>

书籍目录

第1章 微型计算机系统概述 1.1 计算机概述 1.1.1 计算机的产生与发展 1.1.2 微型计算机的发展 1.1.3 微型计算机的特点及应用 1.2 微型计算机系统的组成 1.2.1 微型计算机系统的3个层次及性能指标 1.2.2 微型计算机系统的组成 1.2.3 微型计算机系统的工作过程 1.3 多媒体及多媒体计算机系统 1.3.1 多媒体基础 1.3.2 多媒体计算机系统 1.4 我国微处理器的发展和龙芯系列芯片 习题1 第2章 8086微处理器及其系统结构 2.1 8086微处理器 2.1.1 8086微处理器内部结构 2.1.2 8086的寄存器结构 2.2 8086微处理器引脚信号和典型时序分析 2.2.1 8086微处理器引脚信号 2.2.2 两种模式下系统的典型配置 2.2.3 8086的典型时序分析 习题2 第3章 存储器系统 3.1 存储器概述 3.1.1 存储器的分类 3.1.2 存储器的主要性能指标 3.1.3 存储器的层次结构 3.2 8086存储器结构 3.2.1 存储器的组织 3.2.2 存储器分段和物理地址的形成 3.2.3 堆栈和堆栈操作 3.2.4 特殊的内存区域 3.3 存储器与CPU的接口 3.3.1 存储器芯片的连接与扩展 3.3.2 存储器与CPU的连接 习题3 第4章 程序加载与执行 4.1 操作系统的组成 4.2 BIOS启动程序 4.3 系统加载程序 4.4 调试程序DEBUG应用举例 4.4.1 DEBUG程序的启动和退出 4.4.2 DEBUG程序的常用命令 4.5 汇编语言程序的动行 4.5.1 8086汇编语言程序的一个例子 4.5.2 汇编语言程序的编辑、汇编、连接和调试 习题4 第5章 汇编语言基础 5.1 MASM汇编语言基础 5.1.1 汇编语言的基本概念 5.1.2 汇编语言的语句格式 5.1.3 语句类别 5.2 操作数的寻址方式 5.2.1 立即寻址 5.2.2 寄存器寻址 5.2.3 存储器寻址 5.3 指令集 5.3.1 数据传送指令 5.3.2 程序控制指令 5.3.3 标志处理和CPU控制类指令 第6章 运算程序设计及应用举例 第7章 汇编语言程序设计 第8章 子程序设计 第9章 输入输出系统及中断的使用方法 第10章 总线技术 第11章 从80X86到IA-64系列微处理器的最新发展 附录A ASCII码表 附录B 8086/8088指令表 附录C 中断向量地址一览表

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>