

<<微型计算机原理与接口技术>>

图书基本信息

书名：<<微型计算机原理与接口技术>>

13位ISBN编号：9787302152132

10位ISBN编号：7302152136

出版时间：2007-8

出版时间：清华大学出版社

作者：冯博琴

页数：362

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微型计算机原理与接口技术>>

内容概要

本书是《微型计算机原理与接口技术》的第2版。

作者根据微型计算机技术的发展以及教学过程中的体会，对第1版的内容做了一定的修改和调整。

本书以Intel 80x86系列微处理器为平台，介绍了其三个不同时期的典型代表——8088、80386及Pentium 4的基本结构和工作原理；保持了第1版中基本指令系统、汇编语言程序设计方法和接口电路的叙述风格；对包括微处理器、指令系统、总线技术、存储器系统、输入输出技术等章节的内容进行了一定的调整，使其更能反映当前微机领域的新进展、新技术。

本书依然保持了第1版注重实际应用的特点，在强调基本概念的基础上，使用了大量实例来阐明各种应用问题，同时也融入了作者使用第1版教材进行5年教学过程中的体会，实用性较强。

本书可作为普通高等学校相关专业本科学生的“微机原理与接口技术”课程的教材，也可作为成人高等教育的培训教材及广大科技工作者的自学参考书。

本书配有实验指导及习题解答，其电子教案可在清华大学出版社网站下载。

<<微型计算机原理与接口技术>>

作者简介

冯博琴，长期从事计算机软件的教学、科研工作，研究方向是智能网络和编译理论。教授，博士生导师。

生于1942年12月，江苏常州人。

1965年毕业于西安交通大学计数专业，同年留校至今。

现任教育部计算机科学与技术教学指导委员会副主任、非计算机专业计算机课程教学指导分委员会主任委员，陕西省计算机教育研究会副理事长，西安交通大学计算机实验教学实验中心主任。

承担和完成了九五重点科技攻关项目、国家863项目、省部级项目及横向课题20余项；发表学术论文120篇、SCI、EI检索56篇；获国家级教学成果一等奖2项、二等奖3项、国家级优秀教材一、二等奖各一项、国家精品课程两门；承担国家十五规划教材、教育部多项国家级教改项目。

他提出“精讲多练、教考分离、机试为主”教学方法在国内产生较大影响。

编写了4部国家和部级规划教材，主编出版的教材已逾30部，译著20余部。

他一直站在教学科研第一线，现指导博士生19名、硕士15名，已毕业硕士研究生82人，博士生9人。

先后获得首届全国教学名师奖、宝钢教育基金优秀教师特等奖、全国模范教师、全国五一劳动奖章、全国师德先进个人称号，享受政府特殊津贴。

<<微型计算机原理与接口技术>>

书籍目录

第1章 微型计算机基础概论 1.1 微型计算机系统 1.1.1 微型计算机的发展 1.1.2 微型计算机的工作过程 1.1.3 微机系统的构成 1.2 计算机中的数制及编码 1.2.1 常用计数制 1.2.2 各种数制之间的转换 1.2.3 计算机中的二进制数表示 1.2.4 二进制编码 1.3 无符号二进制数的算术运算和逻辑运算 1.3.1 二进制的算术运算 1.3.2 无符号数的表示范围 1.3.3 二进制数的逻辑运算 1.3.4 基本逻辑门及常用逻辑部件 1.4 有符号二进制数的表示及运算 1.4.1 有符号数的表示方法 1.4.2 补码数与十进制数之间的转换 1.4.3 补码的运算 1.4.4 有符号数的表示范围 习题第2章 微处理器与总线 2.1 微处理器概述 2.1.1 运算器 2.1.2 控制器 2.2 8088 / 8086微处理器 2.2.1 8088 / 8086 CPU的特点 2.2.2 8088 CPU的外部引线及其功能 2.2.3 8088 / 8086 CPU的功能结构 2.2.4 8088 / 8086 CPU的存储器组织 2.2.5 8088 / 8086 CPU的工作时序 2.3 80386微处理器 2.3.1 80386微处理器的主要特性 2.3.2 80386的内部结构 2.3.3 80386的主要引脚信号 2.3.4 80386的内部寄存器 2.3.5 80386的工作模式 2.4 Pentium 4微处理器 2.4.1 Pentium 4微处理器中的新技术 2.4.2 Pentium 4 CPU的结构 2.4.3 Pentium 4的存储器管理 2.4.4 Pentium 4的基本执行环境 2.5 总线 2.5.1 概述 2.5.2 总线的基本功能 2.5.3 常用系统总线和外设总线标准 2.5.4 8088系统总线 习题第3章 8086 / 8088指令系统 3.1 概述 3.1.1 指令的基本构成 3.1.2 指令的执行时间 3.1.3 CISC和RISC指令系统 3.2 寻址方式 3.2.1 立即寻址 3.2.2 直接寻址 3.2.3 寄存器寻址 3.2.4 寄存器间接寻址 3.2.5 寄存器相对寻址 3.2.6 基址一变址寻址 3.2.7 基址一变址~相对寻址 3.2.8 隐含寻址 3.3 8086指令系统 3.3.1 数据传送类指令 3.3.2 算术运算指令.....第4章 汇编语言程序设计第5章 存储器系统第6章 输入输出和中断技术第7章 常用数字接口电路第8章 模拟量的输入输出附录A ASCII码表及表中控制符号的定义附录B 8088CPU几种组合的引脚信号功能附录C 8086/8088指令执行时间及指令简表附录D 8086/8088微机的中断附录E BIOS软中断简要列表参考文献

<<微型计算机原理与接口技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>