

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787302153757

10位ISBN编号：7302153752

出版时间：2007-11

出版时间：清华大学

作者：焦素敏 编

页数：295

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

《数字电子技术》是为适应高职高专人才培养的需要，根据教育部最新制定的高职高专教育“数字电子技术”课程教学的基本要求而编写的。

在内容的编排上，充分考虑到高职高专教育的特点，并结合了现代数字电子技术的发展趋势。

全书共分9章，第1章是数字逻辑基础，第2章是逻辑门电路，第3章是组合逻辑电路，第4章是触发器，第5章是时序逻辑电路，第6章是脉冲信号的产生与变换，第7章是数/模和模/数转换，第8章是半导体存储器及可编程逻辑器件，第9章是技能训练。

《数字电子技术》各章配有本章小结、自我检测题、思考题与习题、实用集成电路芯片资料选集等内容，以满足读者学习和实训的需要。

《数字电子技术》可作为通信、电子、电气和计算机等专业的教材，也可供其他非电专业和成人教育、职业培训等选用。

<<数字电子技术>>

书籍目录

第1章 数字逻辑基础1.1 数字电路概述1.2 数制和码制1.2.1 数制1.2.2 数制转换1.2.3 码制1.3 逻辑代数基础1.3.1 逻辑代数与逻辑变量1.3.2 三种基本逻辑运算1.3.3 常用复合逻辑运算1.3.4 逻辑代数的基本定律和常用公式1.3.5 逻辑代数的基本规则1.4 逻辑函数的表示方法及相互转换1.4.1 逻辑函数的表示方法1.4.2 各种表示方法的相互转换1.5 逻辑函数的代数化简法1.5.1 逻辑函数式的不同形式及转换1.5.2 用代数法化简逻辑函数1.6 逻辑函数的卡诺图化简法1.6.1 逻辑函数的最小项及其表达式1.6.2 逻辑函数的卡诺图表示法1.6.3 用卡诺图化简逻辑函数1.7 具有无关项的逻辑函数及其化简1.7.1 逻辑函数中的约束项1.7.2 利用无关项化简逻辑函数本章小结自我检测题思考题与习题第2章 逻辑门电路2.1 二极管和三极管的开关特性2.1.1 二极管的开关特性2.1.2 双极型三极管的开关特性2.2 基本逻辑门电路2.2.1 三种基本门电路2.2.2 DTL与非门2.3 TTL与非门电路2.3.1 TTL与非门的工作原理2.3.2 TTL与非门的外特性及有关参数2.4 TTL集电极开路与非门和三态门电路2.4.1 集电极开路与非门(OC门)2.4.2 三态(TS)门2.5 CMOS反相器门电路2.5.1 MOS管的开关特性2.5.2 CMOS反相器2.6 其他CMOS门电路2.6.1 CMOS与非门2.6.2 CMOS或非门2.6.3 其他CMOS门电路2.6.4 CMOS集成电路的正确使用2.7 门电路使用注意事项2.7.1 正负逻辑问题2.7.2 CMOS电路与TTL电路性能比较2.7.3 多余输入端的处理2.7.4 TTL和CMOS电路外接负载问题2.7.5 TTL与CMOS电路的接口问题本章小结自我检测题思考题与习题集成门电路相关资料第3章 组合逻辑电路3.1 组合逻辑电路的一般分析和设计方法3.1.1 组合逻辑电路的分析方法3.1.2 组合逻辑电路的设计方法3.2 编码器3.2.1 普通编码器3.2.2 优先编码器3.2.3 集成编码器第4章 触发器第5章 时序逻辑电路第6章 脉冲信号的产生与变换第7章 数/模和模/数转换第8章 半导体存储器及可编程逻辑器件第9章 技能训练自我检测题答案部分习题答案附录 常见数字逻辑器件中文注解参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>