

<<计算机硬件技术基础>>

图书基本信息

书名：<<计算机硬件技术基础>>

13位ISBN编号：9787302176398

10位ISBN编号：7302176396

出版时间：2008-7

出版时间：清华大学出版社

作者：曹岳辉，李力 编

页数：173

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机硬件技术基础>>

前言

计算机硬件技术基础是大学计算机公共课中的一门重要课程，与计算机软件技术基础同属于计算机基础课程中的第二层次。

《计算机硬件技术基础（第二版）实验与实践指导》为《计算机硬件技术基础（第二版）》配套的实验教程。

《计算机硬件技术基础（第二版）实验与实践指导》共分4章。

第1章阐述了汇编语言上机环境；第2章提供17个基本实验；第3章提供7个综合实验；第4章给出了部分习题参考答案。

《计算机硬件技术基础（第二版）实验与实践指导》是作者总结计算机硬件技术基础的教学实践经验编写而成的。

为配合计算机基础教学新一轮的“1+X”课程体系的改革，根据初学者特点，按照由浅入深，循序渐进的方式编写。

《计算机硬件技术基础（第二版）实验与实践指导》内容丰富，示例较多，并给出了部分参考答案。

本教材由曹岳辉、李力任主编，陈彦伶、杨莉军任副主编。

实验从选材到编写，都是集体讨论的结果，凝结了集体的智慧。

参与《计算机硬件技术基础（第二版）实验与实践指导》编写的有曹岳辉、陈彦伶、杨莉军、李力、王晓玲、张葆青，《计算机硬件技术基础（第二版）实验与实践指导》由曹岳辉整理统稿，蒋外文教授任主审。

《计算机硬件技术基础（第二版）实验与实践指导》的编辑出版得到了许多同行专家、教师的支持，在此表示感谢。

还要感谢清华大学出版社的工作人员对《计算机硬件技术基础（第二版）实验与实践指导》所做的大量工作。

由于编者的水平有限和时间紧迫，因此错误和问题在所难免，真诚恳请批评指正。

编者 2008年5月于中南大学

<<计算机硬件技术基础>>

内容概要

《计算机硬件技术基础实验与实践指导（第2版）》突出基础知识的复习与巩固，注意程序设计能力的培养和提高。

《计算机硬件技术基础实验与实践指导（第2版）》适用于大学非计算机专业学生学习计算机硬件技术，也适用于教师和工程技术人员作为参考。

<<计算机硬件技术基础>>

书籍目录

第1章 实验环境1.1 调试程序DEBUG1.1.1 DEBUG程序的调用1.1.2 DEBUG的主要命令1.2 汇编系统MASM1.2.1 汇编系统的组成1.2.2 汇编系统的应用第2章 实验内容实验1 DEBUG调试程序实验2 MASM编辑与调试实验3 汇编语言分支程序设计实验4 汇编语言循环程序设计实验5 汇编语言子程序设计实验6 汇编语言中断调用实验7 TDN86/88 教学系统认识及程序设计实验8 8255A输入输出实验实验9 8255A并行口实验——键盘实验实验10 8255A并行口实验——交通灯实验实验11 8259A的中断实验（一）实验12 8259A的中断实验（二）实验13 8259A的中断实验（三）实验14 8254 定时/计数器应用实验（一）实验15 8254 定时/计数器应用实验（二）实验16 8254 定时/计数器应用实验（三）实验17 8位A/D转换器ADC0809实验第3章 综合实验综合练习1 电子琴的设计综合练习2 学习成绩管理综合练习3 打字练习综合练习4 显示日期与时间综合练习5 可爱的小动画综合练习6 霓虹灯模拟显示（一）综合练习7 霓虹灯模拟显示（二）第4章 参考答案实验2实验3实验4实验5实验6实验7实验8实验10实验11实验12实验13实验14实验15实验16实验17附录汇编程序出错信息参考文献

章节摘录

第1章 实验环境 1.1 调试程序DEBUG 调试程序DEBUG是DOS提供的用于调试可执行程序的一个工具软件，它在汇编语言程序设计的學習过程中是最常用的调试工具。运行DEBUG程序后，用户可以通过DEBUG的命令输入汇编源程序，并通过单步、设置断点等方式提供非常有效的调试手段。

1.1.1 DEBUG程序的调用 用户在不同操作系统下均可调用DEBUG程序。

在Windows的“开始”菜单下运行DEBUG命令，或在DOS提示符下输入命令：DEBUG[盘符][路径][文件名][参数1][参数2] 若DEBUG带有被调试程序的文件名，则将指定程序调入主存。当被调试程序为EXE文件时，BX.CX包含被调试文件大小的字节数（BX为高16位）；CS：IP和SS SP根据程序设定分别指向代码段和栈段；DS=ES指向当前可用的主存段，其他通用寄存器为0；状态标志全为0。

若被调试程序不为EXE文件，则BX.CX包含被调试文件大小的字节数（BX为高16位）；所有段寄存器值相等，都指向当前可用主存段；SP指示当前栈顶在这个段的尾部，其他通用寄存器均为0；IP—0100H；状态标志全为0。

若DEBUG不带文件名，则可在需要时再用N、1命令调入被调试程序。

此时所有段寄存器值相等，指向当前可用主存段；除SP外，其他通用寄存器均为0，SP指示当前栈顶在此段尾部；IP=0100H；状态标志全为0。

DEBUG程序调入后，根据有无被调试程序及其类型相应设置寄存器组的内容，在出现提示符“—”后，即可用DEBUG命令来调试程序。

<<计算机硬件技术基础>>

编辑推荐

《计算机硬件技术基础实验与实践指导（第2版）》是计算机入门课程《计算机硬件技术基础（第二版）》的配套实验教程。

《计算机硬件技术基础实验与实践指导（第2版）》包含17个基本实验，7个综合实验，并给出了部分习题的参考答案。

<<计算机硬件技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>